



**УНИВЕРЗИТЕТ У БЕОГРАДУ**  
**ЕЛЕКТРОТЕХНИЧКИ ФАКУЛТЕТ**  
Булевар краља Александра 73, ПФ-35-34, 11120 Београд

Тел: +381- 11 - 3248464, Факс: +381-11-3248681

## ПОДАЦИ О МЕНТОРУ

Кандидат: **Игор Икодиновић**

Име и презиме ментора: **Вељко Милутиновић**

Звање: Редовни професор

Списак радова који квалификују ментора за вођење докторске дисертације (потребно је навести пет радова):

1. A Survey and Evaluation of Simulators Suitable for Teaching Courses in Computer Architecture and Organization  
Аутори: Boško Nikolic, Zaharije Radivojevic, Jovan Djordjevic, Veljko Milutinovic  
Часопис: IEEE TRANSACTIONS ON EDUCATION (ISSN: 0018-9359), Vol. 52, No. 4, pp. 449 - 458, Nov, 2009 (IF: 0.822)
2. Exploring the performance of split data cache schemes on superscalar processors and symmetric multiprocessors  
Аутори: V. Milutinović  
Часопис: JOURNAL OF SYSTEMS ARCHITECTURE (ISSN: 1383-7621), pp. 451 - 469, Jan, 2005 (IF: 0.402)
3. Acceleration of Nonnumeric Operations Using Hardware Support for the Ordered Table Hashing Algorithms  
Аутори: V. Milutinović  
Часопис: IEEE TRANSACTIONS COMPUTERS (ISSN: 0018-9340), pp. 1 - 10, Sep, 2002 (IF: 1.484)
4. Moving from Petaflops to Petadata  
Аутори: M. Flynn, O. Mencer, V. Milutinović, G. Rakocevic, P. Stenstrom, R. Trobec, M. Valero  
Часопис: ASSOCIATION FOR COMPUTING MACHINERY. COMMUNICATIONS OF THE ACM (ISSN: 0001-0782), Vol. 56, No. 5, pp. 39 - 42, May, 2013 (IF: 2.863)
5. Chapter Five - Dual Data Cache Systems: Architecture and Analysis  
Аутори: Zivojin Sustran, Goran Rakocevic, Veljko Milutinovic  
Часопис: ADVANCES IN COMPUTERS (ISSN: 0065-2458), Vol. 96, pp. 187 - 223, Feb, 2015 (IF: 0.489)

Код навођења радова са SCI листе, потребно је да се **наведу потпуне референце објављеног рада**, уписати IF за годину када су радови објављени и тачне ISSN бројеве.

Датум: 02.05.2015. године

Декан факултета

М.П.

Проф. др Бранко Ковачевић