



УНИВЕРЗИТЕТ У БЕОГРАДУ

ЕЛЕКТРОТЕХНИЧКИ ФАКУЛТЕТ

Булевар краља Александра 73, П.Ф. 35-54, 11120 Београд, Србија

Тел: +381 11 3248464, Факс: +381 11 3248681

Универзитет у Београду
Већу научних области техничких наука

З А Х Т Е В

за давање сагласности на предлог теме докторске дисертације

Молимо да, сходно члану 47 ст. 5. тач. 3 Статута Универзитета у Београду (“Гласник Универзитета“ бр. 162/11 – пречишћен текст, 167/12, 172/13 и 178/14), дате сагласност на предлог теме докторске дисертације под насловом:

„Побољшање перформанси асиметричних вишејезгарних процесора кроз миграцију трансакција и прилагођавање подсистема кеш меморија” коју је пријавио **Живојин Шуштран, мастер инж. електротехнике и рачунарства.**

Научна област: **електротехника и рачунарство**

ПОДАЦИ О КАНДИДАТУ:

Име, име једног од родитеља и презиме кандидата:

Живојин (Благоја) Шуштран

Назив и седиште факултета на коме је стечено високо образовање:

Универзитет у Београду – Електротехнички факултет

Година завршетка основних академских студија: **2010. година.**

Година завршетка мастер академских студија: **2012. година.**

Назив факултета на коме је кандидат уписао докторске студије:

Универзитет у Београду – Електротехнички факултет

Модул: **Рачунарска техника и информатика**

Година уписа докторских студија: **школска 2012/13. година.**

Обавештавамо вас да је Наставно-научно веће Електротехничког факултета на седници одржаној 4.7.2017. године размотрило предложену тему и закључило да је тема подобна за израду докторске дисертације.

Прилог:

1. Предлог теме докторске дисертације са образложењем
2. Акт надлежног тела Факултета о подобности теме за израду докторске дисертације

Председник Наставно-научног већа

Проф. др Зоран Јовановић