

**ИЗБОРНОМ ВЕЋУ
ЕЛЕКТРОТЕХНИЧКОГ ФАКУЛТЕТА УНИВЕРЗИТЕТА У БЕОГРАДУ**

Предмет: Извештај Комисије о пријављеним кандидатима за избор у звање редовног професора за ужу научну област Електроника.

На основу одлуке Изборног већа Електротехничког факултета у Београду број 2147/3 од 31.10.2017. године, а по објављеном конкурс за избор редовног професора на неодређено време са пуним радним временом за ужу научну област Електроника, именовани смо за чланове Комисије за подношење извештаја о пријављеним кандидатима.

На конкурс који је објављен у листу "Послови" број 748 од 25.10.2017. године пријавио се један кандидат и то др Лазар Сарановац, ванредни професор Електротехничког факултета у Београду.

На основу прегледа достављене документације, подносимо следећи

ИЗВЕШТАЈ

А. Биографски подаци

Лазар Сарановац је рођен 5.5.1961. године у Сремској Митровици где је са одличним успехом завршио основну и средњу школу као носилац Вукових диплома. У току основног и средњег образовања учествовао је на покрајинским и савезним такмичењима из математике и физике и добитник је више диплома за освојена прва места.

На Електротехнички факултет у Београду уписао се 1981/82. године, а дипломирао је 1987. године на одсеку за Електронику. Школске 1987/88. године уписао се на постдипломске студије на смеру за Електронику. Магистарски рад под називом "Синтеза учестаности помоћу микроконтролера" одбранио је 25.6.1993. године. Докторску дисертацију под називом "Прилог методама дигиталног мерења електричних величина у електроенергетском систему" одбранио је 17.7.2001. године на Електротехничком факултету у Београду.

Од 1.2.1988. године до 31.3.1989. године запослен је на Електротехничком факултету у Београду у Лабораторији за електронику на припреми и извођењу лабораторијских вежби. Од 15.5.1989. године је запослен као асистент-приправник, а од 13.4.1994. године као асистент при Катедри за електронику. У звање доцента на Електротехничком факултету за област Електроника изабран је 5.3.2002. године. Поново је изабран у исто звање 16.11.2007. године. У звање ванредног професора изабран је 4.3.2013. године.

У току рада на Електротехничком факултету у Београду биран је на функцију продекана за наставу у два мандата: од 2009/10. до 2012/13. школске године и од 2012/13. до 2015/16. школске године. Био је члан Савета факултета, члан Статутарне комисије факултета, шеф Одсека за електронику и заменик шефа Катедра за електронику у два мандата. У више школских година вршио је функцију председника факултетске комисије за упис. Члан је Етичке комисије факултета. Ангажован је као хонорарни наставник на Универзитету у Крагујевцу.

Б. Дисертације

Лазар Сарановац, "Синтеза учестаности помоћу микроконтролера", магистарска теза, Електротехнички факултет у Београду, јун 1993. године.

Лазар Сарановац, "Прилог методама дигиталног мерења електричних величина у електроенергетском систему", докторска дисертација, Електротехнички факултет у Београду, јул 2001. године

В. Наставна активност

В.1 Учесће у настави

Лазар Сарановац је учествовао у наставним активностима на Електротехничком факултету у Београду почевши од свог првог запослења, најпре на извођењу лабораторијских вежби на свим предметима за које је била одговорна Катедра за електронику. Касније као асистент био је ангажован и на извођењу рачунских вежби првенствено на предметима Импулсна и дигитална електроника и Управљачки рачунарске системи, као и на Дигиталној електроници, Електроници 1 и другим предметима Катедре за електронику. Аутор је многих лабораторијских вежби од којих се неке и данас изводе на предметима Катедре за електронику.

Активно је учествовао у формирању курикулума за модул Електроника на основним, мастер и докторским академским студијама. После избора у наставничко звање формирао је нове курсеве на Катедри за електронику:

- Основи дигиталне електронике,
- Дигитална електроника,
- Наменски рачунарске системи и
- Интегрисани рачунарске системи,

које је у континуитету изводио.

Интегрисане рачунарске системе је у претходној школској године преузео доцент др Ненад Јовичић, док је Лазар Сарановац преузео Дигиталну обраду сигнала од проф. др Миодрага Поповића.

Такође је формирао курс Наменских рачунарске система за студенте неелектронских усмерења, које је касније преузео доцент др Иван Поповић. На мастер академским студијама држи предмет Пројектовање дигиталних система, док је на докторским студијама формирао и држи предмет Пројектовање наменских рачунарске система.

Кандидат је све своје обавезе у настави извршавао савесно и квалитетно.

В.2. Студентске анкете

Током претходних школских година његова предавања су редовно позитивно оцењивана, па је пондерисани просек његових оцена на студентским анкетама:

- 2011/12 - 4,35
- 2012/13 - 4,50
- 2013/14 - 4,49
- 2014/15 - 4,39
- 2015/16 - 4,49,

а укупна пондерисана средња оцена за овај период је 4,45 (укупна пондерисана средња просечна оцена свих наставника на факултету је 4,32).

В.3. Уџбеници и наставна литература

За потребе извођења наставе из Наменских рачунарских система припремљена је књига:

Л. Сарановац, И. Поповић, "Наменски рачунарски системи", 2017, ISBN: 978-86-7466-703-3, чије је објављивање одобрено одлуком број 894/3 Научно-наставног већа Електротехничког факултета у Београду од 20. октобра 2017. године.

У електронској форми материјали за предавања и вежбе, на сајту Катедре за електронику налазе се:

- <http://tnt.etf.rs/~oe2ode/> - за предмет Основи дигиталне електронике,
- <http://tnt.etf.rs/~oe3de/> - за предмет Дигитална електроника,
- <http://tnt.etf.rs/~oe3dos/> - за предмет Дигитална обрада сигнала.

В.4. Менторство и учешће у комисијама за оцену и одбрану радова

У току досадашњег рада Лазар Сарановац је био:

- ментор на 5 докторских дисертација,
- коментор на 1 докторској дисертацији,
- ментор на 1 магистарској тези,
- ментор на 62 мастер рада,
- ментор на 37 дипломских радова основних петогодишњих студија,
- ментор на 48 дипломских радова основних четворогодишњих студија,
- ментор на 54 завршна рада на основним студијама.

Учествовао је у многим комисијама за одбрану докторских дисертација, магистарских теза, мастер, дипломских и завршних радова. Тренутно води више докторских студената, од којих је троје пријавило теме за израду дисертација: Драгомир Ел Мезени, Мохамед Мароуф и Иван Милосављевић.

Био је председник и члан у више комисија за избор у научна, наставничка и сарадничка звања.

Комисија процењује да је Лазар Сарановац у претходном периоду остварио значајне резултате у настави и у процесу унапређења наставног процеса формирањем више предмета и да је био изузетно активан на усавршавању научно-наставног подмлатка.

Г. Библиографија научних и стручних радова

Г.1. Категорија M20

Радови објављени у претходном изборном периоду:

- M20.1. M. Marouf, G. Vukomanović, **L. Saranovac**, M. Božić, "Multi-purpose ECG telemetry system", *Biomedical Engineering Online* (ISSN: 1475-925X), Volume 16, Issue 1, 19 June 2017, Article number 80, **DOI:** 10.1186/s12938-017-0371-6, (IF(2016): 1.683) (M23)
- M20.2. M. Marouf, **L. Saranovac**, G. Vukomanović, "Algorithm for EMG noise level approximation in ECG signals", *Biomedical Signal Processing and Control* (ISSN: 1746-8094), Volume 34, 1 April 2017, pp. 158-165, **DOI:** 10.1016/j.bspc.2017.02.002 (IF(2016):2.214) (M22)
- M20.3. I. Milosavljević, Đ. Glavonjić, D. Krčum, **L. Saranovac**, V. Milovanović, "A highly linear and fully-integrated FMCW synthesizer for 60 GHz radar applications with 7 GHz bandwidth", *Analog Integrated Circuits and Signal Processing* (ISSN: 0925-1030), Volume 90, Issue 3, 1 March 2017, pp. 591-604, **DOI:** 10.1007/s10470-016-0910-2 (IF(2016): 0.623) (M23)
- M20.4. S. Tadić, R. Stančić, **L. Saranovac**, P. Ivaniš, "Vehicle Collision Reconstruction With 3-D Inertial Navigation and GNSS", *IEEE Transactions on Instrumentation and Measurement* (ISSN: 0018-9456), Volume 66, Issue 1, January 2017, pp. 14-23, **DOI:** 10.1109/TIM.2016.2619018, (IF(2016): 2.456) (M21)
- M20.5. **L. Saranovac**, N. Vučijak, "Evaluation of uncertainty of phase difference determination in presence of bias", *Metrology and measurement systems* (ISSN 0860-8229), Volume 23, Issue 4, 2016, pp. 603-614, **DOI:** 10.1515/mms-2016-0047 (IF: 1.598) (M22)
- M20.6. I. Milosavljević, D. Krčum, **L. Saranovac**, "Design and analysis of differential passive circuits for I/Q generation in 60 GHz integrated circuits", *Informacije MIDEM, Journal of Microelectronics, Electronic Components and Materials* (ISSN 0352-9045), Volume 46, Issue 3, 2016, pp. 120-129 (IF: 0.478) (M23)
- M20.7. M. Milićević, B. Milinković, Đ. Simić, D. Grujić, **L. Saranovac**, "Temperature and process compensated RF power detector", *Informacije MIDEM, Journal of Microelectronics, Electronic Components and Materials* (ISSN 0352-9045), Volume 46, Issue 1, 2016, pp. 24-28 (IF: 0.478) (M23)
- M20.8. R. Dabetić, **L. Saranovac**, "Design and FPGA implementation of module for space multiplexing in multi-user MIMO system", *Przegląd Elektrotechniczny*, (ISSN 0033-2097), R. 89 nr. 8/2013, pp. 162-165 (2013. nema IF; 2011. IF:0.244) (M23)
- M20.9. M. Stojilović, D. Novo, **L. Saranovac**, P. Brisk, P. Ienne, "Selective Flexibility: Creating Domain-Specific Reconfigurable Arrays" *IEEE Transactions on Computer-AIDED Design of Integrated Circuits and Systems* (ISSN: 0278-0070), Volume 32, Issue 5, May 2013, pp. 681-694, **DOI:** 10.1109/TCAD.2012.2235127 (IF: 1.203) (M22)

Радови објављени пре претходног изборног периода:

- M20.10. N. Jovičić, **L. Saranovac**, D. Popović, "Wireless Distributed Functional Electrical Stimulation System", *Journal of Neuro Engineering and Rehabilitation / JNER* (ISSN: 1743-0003), Volume 9, Issue 54, August 2012, DOI:10.1186/1743-0003-9-54 (IF: 2.567) (M21)
- M20.11. D. Grujić, M. Savić, C. Bingol, **L. Saranovac**, "60 GHz SiGe:C HBT Power Amplifier With 17.4 dBm Output Power and 16.3% PAE", *Microwave and Wireless Components Letters, IEEE*, (ISSN:1531-1309), Volume 22, Issue 4, 2012, pp. 194-196, DOI: 10.1109/LMWC.2012.2188623 (IF: 1.784) (M21)
- M20.12. N. Vučijak, **L. Saranovac**, "A Simple Algorithm for the Estimation of Phase Difference Between Two Sinusoidal Voltages", *IEEE Transactions on Instrumentation and Measurement* (ISSN: 0018-9456), Volume 59, Issue 12, December 2010, pp. 3152-3158, DOI: 10.1109/TIM.2010.2047155 (IF: 1.106) (M22)
- M20.13. P. Pejović, **L. Saranovac**, M. Popović, "Comments on "new algorithm for measuring 50/60-Hz AC values based on the usage of slow A/D converters" and "measuring of slowly changing AC signals without sample-and-hold circuit", *IEEE Transactions on Instrumentation and Measurement* (ISSN: 0018-9456), Volume 52, Issue 5, October 2003, pp. 1688-1692. DOI: 10.1109/TIM.2003.817917 (IF: 0.703) (M22)
- M20.14. P. Pejović, **L. Saranovac**, M. Popović, "Computation of Average Values of Synchronously Sampled Signals", *IEE Proceedings-Electric Power Applications* (ISSN: 1350-2352), Volume 149, Issue 3, May 2002, pp. 217-222, DOI: 10.1049/ip-epa:20020137 (IF: 0.441) (M23)
- M20.15. **L. Saranovac**, P. Pejović, M. Popović, "Comment: Digital Method for Power Frequency Measurement Using Synchronous Sampling", *IEE Proceedings-Electric Power Applications* (ISSN: 1350-2352), Volume 148, Issue 2, March 2001, pp. 225-226, DOI: 10.1049/ip-epa:20010287 (IF: 0.518) (M22)
- M20.16. **L. Saranovac**, "Digital Realization of Frequency Insensitive Phase Shifter for Reactive Var-Hour Meters", *IEEE Transactions on Instrumentation and Measurement* (ISSN: 0018-9456), Volume 49, Issue 4, August 2000, pp. 802-808, DOI: 10.1109/19.863928 (IF: 0.584) (M22)
- M20.17. **L. Saranovac**, D. Vasiljević, "A Clock Synthesis for Switched-capacitor Filters Using Microcontrollers", *IEEE Transactions on Instrumentation and Measurement* (ISSN: 0018-9456), Volume 43, Issue 6, December 1994, pp. 943-945, DOI: 10.1109/19.368069 (IF: 0.402) (M22)

Г.2. Категорија М30

Радови објављени у претходном изборном периоду:

- M30.1. Popović, S. Janković, **L. Saranovac**, "Online power-aware scheduling strategy based on workload power profile measurement", 2017 Zooming Innovation in Consumer Electronics International Conference: Galvanize Your Creativity, ZINC 2017, 31 May-1 June 2017, Novi Sad, Serbia, Article number 7968659, pp. 45-46, (ISBN: 978-153860865-4), DOI: 10.1109/ZINC.2017.7968659
- M30.2. Milosavljević, Đ. Glavonjić, D. Krčum, D. Tasovac, **L. Saranovac**, V. Milovanović, "An FMCW Fractional-N PLL-based Synthesizer for Integrated 79 GHz Automotive Radar Sensors", IEEE EUROCON 2017, 6-8 July 2017, Ohrid, Macedonia, pp. 265 - 270, (ISBN: 978-1-5090-3843-5), DOI: 10.1109/EUROCON.2017.8011117
- M30.3. D. Krčum, I. Milosavljević, Đ. Glavonjić, D. Tasovac, **L. Saranovac**, "A Highly Linear CMOS TIA Based on Triple-inverter Amplifier" IcETRAN-2017, June 5-8, 2017, Kladovo, Serbia, ELI1.2 (ISBN: 978-86-7466-692-0)
- M30.4. P. Jovanović, D. Grujić, M. Savić, **L. Saranovac**, "Method for Measuring the Settling Time of Integrated PLL Using Spectrum Analyzer" IcETRAN-2017, June 5-8, 2017, Kladovo, Serbia, ELI3.1 (**Best Section Paper**) (ISBN: 978-86-7466-692-0)
- M30.5. S. Janković, **L. Saranovac**, "High-level Power Modeling of CC430 SoC" IcETRAN-2017, June 5-8, 2017, Kladovo, Serbia, ELI3.2 (ISBN: 978-86-7466-692-0)
- M30.6. Đ. Glavonjić, I. Milosavljević, D. Krčum, V. Mihajlović, **L. Saranovac**, "Person Detection Counter Based on mm-wave Radar Technology", IcETRAN-2017, June 5 - 8, 2017, Kladovo, Serbia, ELI3.4 (**Best Young Researcher's Paper**) (ISBN: 978-86-7466-692-0)
- M30.7. M. Simonović, V. Živojnović, **L. Saranovac**, "Formal model for system-level power management design", Proceedings of the 2017 Design, Automation and Test in Europe, DATE 2017, 27-31 March 2017, Lausanne, Switzerland, Article number 7927245, pp. 1599-1602 (ISBN: 978-398153709-3), DOI: 10.23919/DATE.2017.7927245
- M30.8. D. Grujić, P. Jovanović, M. Savić, **L. Saranovac**, "On the Importance of Electromagnetic Models in RFIC Design", International Symposium on Industrial Electronics, INDEL 2016, 3-5 November 2016, Banja Luka, Bosnia and Herzegovina (ISBN: 978-150902329-5), DOI: 10.1109/INDEL.2016.7797781SS (**invited paper**)
- M30.9. M. Simonović, V. Živojnović, **L. Saranovac**, "An Approach to Modeling Clock Tree of a Complex System-on-Chip", 24th Telecommunications forum TELFOR 2016, 22-23 November 2016, Belgrade, Serbia, pp. 758-761, (ISBN: 978-867466649-4) DOI: 10.1109/TELFOR.2016.7818891
- M30.10. S. Janković, I. Popović, A. Lekić, **L. Saranovac**, "Power Management for Wireless Sensor Nodes", IcETRAN-2015, 8-11 June, 2015, Silver Lake, Serbia, EKII.5 (ISBN: 978-86-80509-71-6)

- M30.11. D. Grujić, **L. Saranovac**, "Design of Monolithic Microwave Integrated Circuits for 60 GHz Band", 22nd Telecommunications forum TELFOR 2014, 25-27 November 2014, Belgrade, Serbia, pp. 758-761 (ISBN: 978-147996190-0), DOI: 10.1109/TELFOR.2014.7034486) (**invited paper**)
- M30.12. Popović, D. El Mezeni, S. Janković, **L. Saranovac**, "Load monitoring module for multiprocessor performance optimization", 22nd Telecommunications forum TELFOR 2014, 25-27 November 2014, Belgrade, Serbia, pp. 737-740 (ISBN 978-1-4799-6190-0), DOI: 10.1109/TELFOR.2014.7034513
- M30.13. M. Simonović, V. Živojnović, D. Mista, S. Janković, **L. Saranovac**, "Energy proportional management of residential gateways", 22nd Telecommunications forum TELFOR 2014, 26-28 November 2013, Belgrade, Serbia, pp. 636-639 (ISBN 978-1-4799-1419-7), DOI:10.1109/TELFOR.2013.6716311

Радови објављени пре претходног изборног периода:

- M30.14. M. Stojilović, D. Novo, **L. Saranovac**, P. Brisk, P. Ienne, "Selective flexibility: Breaking the rigidity of datapath merging", Proceedings Design, Automation and Test in Europe, DATE 2012, 12-16 March 2012, Dresden, Germany, Article number 6176718, pp. 1543-1548 (ISBN: 978-3-9810801-8-6)
- M30.15. D. Grujić, M. Savić, C. Bingöl, **L. Saranovac**, "Wide-bandwidth 60 GHz differential LNA in SiGe:C technology", Circuits and Systems for Communications (ECCSC), 2010 5th European Conference on, 23-25 Nov. 2010, Belgrade, Serbia, Article Number 11875723, pp. 71-74 (ISBN: 978-86-7466-394-3)
- M30.16. D. El Mezeni, A. Berić, E. van Dalen, **L. Saranovac**, "JPEG XR encoder implementation on a heterogeneous multiprocessor system", Circuits and Systems for Communications (ECCSC), 2010 5th European Conference on, 23-25 Nov. 2010, Belgrade, Serbia, pp. 193-196 (ISBN: 978-86-7466-394-3)
- M30.17. B. Marić, M. Trajković, **L. Saranovac**, "High speed near-ML MIMO detection for the next generation wireless systems", Circuits and Systems for Communications (ECCSC), 2010 5th European Conference on, 23-25 Nov. 2010, Belgrade, Serbia, pp. 208-211 (ISBN: 978-86-7466-394-3)

Г.3. Категорија M50

Радови објављени у претходном изборном периоду:

- M50.1. D. Grujić, **L. Saranovac**, "Broadband Power Amplifier Limitations due to Package Parasitics", Serbian Journal of Electrical Engineering, vol. 12, no. 3, Oct. 2015, pp. 275-291, ISSN 1451-4869, DOI:10.2298/SJEE1503275G
- M50.2. M. Simonović, **L. Saranovac**, "Power Management Implementation in FreeRTOS on LM3S3748", Serbian Journal of Electrical Engineering, vol. 10, no. 1, Feb. 2013, pp. 199-208, ISSN 1451-4869 DOI:10.2298/SJEE1301199S

Радови објављени пре претходног изборног периода:

- M50.3. **L. Saranovac**, N. Vučijak, "Algoritmi za određivanje fazne razlike između dva sinusna signala", Tehnika – Kvalitet IMS, Standardizacija i Metrologija, Godina 10, Broj 5, 2010. godine, pp. 15-18, ISSN 1450-989X
- M50.4. D. Ivković, Ž. Janković, D. Vasiljević, **L. Saranovac**, "Uvođenje novog koncepta u rad sistema mreže tonfrekventne zaštite (MTK) u JP Elektrodistribucija Beograd na bazi MTK prijemnika sa funkcijom uklopnog sata", Elektrodistribucija, Godina 21, broj 3, Decembar 1993, pp. 280-283.

Г.4. Категорија M60

Радови објављени у претходном изборном периоду:

- M60.1. Z. Veličković, D. Tasovac, **L. Saranovac**, "Testiranje funkcionalnosti i robusnosti programskog koda metodama *equivalence partitioning* i *boundary value analysis*", ETRAN-2017, June 5-8, 2017, Kladovo, Serbia, RT3.2 (ISBN: 978-86-7466-692-0)
- M60.2. D. Grujić, M. Božović, P. Jovanović, M. Savić, **L. Saranovac**, "Periodic Steady State Simulation of Mixed-Signal RF Circuits", Proceedings of the 6th Small Systems Simulation Symposium 2016, 12-14 Feb. 2016, Niš, Serbia, pp. 116-120 (ISBN: 978-86-6125-154-2)
- M60.3. S. Janković, D. El Mezeni, V. Petrović, I. Popović, J. Popović-Božović, **L. Saranovac**, "EASYSim: Energy-aware embedded system simulator", Proceedings of the 6th Small Systems Simulation Symposium 2016, 12-14 Feb. 2016, Niš, Serbia, pp. 89-94 (ISBN: 978-86-6125-154-2)
- M60.4. D. El Mezeni, **L. Saranovac**, "Fast self-guided filter with decimated box filters", INFOTEH 2016, Vol 15, Mart 2016, Jahorina, pp. 633-638 (ISBN: 978-99955-763-9-4)
- M60.5. D. El Mezeni, M. Marouf, **L. Saranovac**, "Adaptive wavelet based edge detection in noisy images", INFOTEH 2014, Vol 13, Mart 2014, Jahorina, pp. 683-687 (ISBN: 978-99955-763-1-8)
- M60.6. D. Krčum, D. Grujić, M. Savić, **L. Saranovac**, "Behavioral Simulation of 60 GHz FMCW Radar using CppSim Simulator", Proceedings of the 5th Small Systems Simulation Symposium 2014, 12-14 Feb. 2014, Niš, Serbia, pp. 11-15 (ISBN: 978-86-6125-098-9)
- M60.7. M. Stojilović, D. Vujičić, **L. Saranovac**, "Graph-Based Approaches for Application Mapping onto CGRAs", INFOTEH 2013, Vol 12, Mart 2013, Jahorina, pp. 17-22 (ISBN: 978-99955-763-3-2)

Радови објављени пре претходног изборног периода:

- M60.8. D. Simičić, D. El Mezeni, J. Popović Božović, **L. Saranovac**, "Implementacija ETHERNET kontrolera na FPGA čipovima", Zbornik radova 56. Konferencije za ETRAN, Zlatibor, 2012, EL1.5 (ISBN: 978-86-80509-67-9)
- M60.9. M. Simonović, **L. Saranovac**, "Power Management Impementation in FreeRTOS on LM3S3748", Zbornik radova 56. Konferencije za ETRAN, Zlatibor, 2012, EK3.3 (ISBN: 978-86-80509-67-9)
- M60.10. S. Brkić, D. El Mezeni, **L. Saranovac**, J. Popović Božović, M. Erić, "Evaluacija razvojnih platformi za sisteme spectrum sensing-a", INFOTEH 2011, Vol 11, Mart 2012, Jahorina, pp. 401-405 (ISBN: 978-99938-624-6-8)
- M60.11. C. Schafer, M. Stojilović, **L. Saranovac**, "Analysis of Impact of FPGA Routing Architecture Parameters on Area and Delay" 19. Telekomunikacioni forum TELFOR 2011, Beograd, pp. 924-927 (ISBN: 978-1-4577-1498-6)
- M60.12. Popović, D. El Mezeni, **L. Saranovac**, "Multiprocesorska arhitektura modula pametnog pretvarača", 19. Telekomunikacioni forum TELFOR 2011, Beograd, pp. 916-919 (ISBN: 978-1-4577-1498-6)
- M60.13. S. Brkić, D. El Mezeni, **L. Saranovac**, J. Popović Božović, "FPGA dizajn kanalizatora spektra na bazi polifazne banke filtara", 19. Telekomunikacioni forum TELFOR 2011, Beograd, pp. 719-722 (ISBN: 978-1-4577-1498-6)
- M60.14. Popović, N. Rajović, **L. Saranovac**, "Razvoj IEEE 1451.2 interfejsa pametnog pretvarača sa mikrokontrolerom opšte namene", 18. Telekomunikacioni forum TELFOR 2010, Beograd, pp. 811-814 (ISBN: 978-86-7466-392-9)
- M60.15. B. Marić, **L. Saranovac**, M. S. Trajković, "FPGA implementacija inverzije kompleksnih matrica primenom QR dekompozicije", 17. Telekomunikacioni forum TELFOR 2009, Beograd, pp. 612-615 (ISBN: 978-86-7466-375-2)
- M60.16. D. Grujić, D. Tasovac, **L. Saranovac**, "FPGA implementacija QR dekompozicije matrice", Zbornik radova 51. Konferencije za ETRAN, Herceg Novi 2007, EK1.5 (ISBN: 978-86-80509-62-4)
- M60.17. Đ. Nijemčević, D. Grujić, **L. Saranovac**, J. Popović, "FPGA implementacija sistema za automatsko upravljanje bespilotnom letelicom", Zbornik radova 51. Konferencije za ETRAN, Herceg Novi 2007, EK1.4 (ISBN: 978-86-80509-62-4)
- M60.18. M. Stojšavljević, P. Petrović, **L. Saranovac**, "Analiza mogućih pristupa razvoju softverski definisanog radio-prijemnika", Telekomunikacioni forum TELFOR 2003, Beograd.
- M60.19. **L. Saranovac**, N. Ćosić, "Razvojni sistem za digitalni procesor signala motorola DSP 56001" XL Konferencija ETRAN, Budva 1996, Sveska I, pp. 301-303.

- M60.20. K. Mitrić, **L. Saranovac**, N. Ćosić, "Programator za istovremeno programiranje više eproma", XL Konferencija ETRAN, Budva 1996, Sveska I, pp. 80-83.
- M60.21. M. Kuzmanović, **L. Saranovac**, N. Ćosić, "Telefonski modem za telemetriju", XXXIX Konferencija ETRAN, Zlatibor 1995, Sveska II, pp. 223-227.
- M60.22. D. Vasiljević, **L. Saranovac**, "Primena Fazi logike u projektovanju kontrolera", XXXVIII Konferencija ETRAN, Niš 1994, Sveska I, pp. 197-198.
- M60.23. D. Ivković, Ž. Janković, D. Vasiljević, **L. Saranovac**, "Uvođenje novog koncepta u rad sistema mreže tonfrekventne zaštite (MTK) u JP Elektrodistribucija Beograd na bazi MTK prijemnika sa funkcijom uklopnog sata", XXI savetovanje JUKO CIGRE, Vrnjačka Banja 1993, Zbornik referata: III sekcija, R31-11.
- M60.24. D. Vasiljević, **L. Saranovac** "MTK prijemnik sa funkcijom uklopnog sata", XXXVII Konferencija ETAN, Beograd 1993, Sveska II, pp. 45-49.
- M60.25. **L. Saranovac**, "Direktna digitalna sinteza taktnih signala", XXXVII Konferencija ETAN, Beograd 1993, Sveska III, pp. 45-50.
- M60.26. N. Kovačević, S. Marjanović, **L. Saranovac**, P. Pejović, "Analiza performansi pogona sa vektorskim upravljanjem asinhronim motorom", XXXV Konferencija ETAN, Ohrid 1991, Sveska II, pp. 125-131.
- M60.27. N. Kovačević, **L. Saranovac**, "Digitalni sistem za merenje brzine obrtanja u realnom vremenu", XXXV Konferencija ETAN, Ohrid 1991, Sveska IX, pp. 191-198.
- M60.28. D. Živković, **L. Saranovac**, P. Jovanović, "Upravljanje sistemima bojenja platna u tekstilnoj industriji", XXXIII Konferencija ETAN, Novi Sad 1989.
- M60.29. Z. Mijanović, S. Marjanović, **L. Saranovac**, D. Stanojević, "Jedno rešenje pogona asinhronog motora sa vektorskim upravljanjem", XXXIII Konferencija ETAN, Novi Sad 1989.

Г.5. Категорија М80

Техничка решења објављена у претходном изборном периоду:

- M80.1. M. Erić, M. Janjić, **L. Saranovac**, I. Radovanović, N. Vukmirović, "Laboratorijski model senzorske mreže za združeni prostorno-vremenski spectrum sensing na bazi metode za direktnu lokalizaciju formirane u okviru tehnološkog demonstratora kognitivnog radija korišćenjem USRP SDR platformi" 2015, Beograd, Srbija
- M80.2. D. El Mezeni, S. Janković, I. Popović, **L. Saranovac**, "Softverska platforma za razvoj i testiranje algoritama optimizacije potrošnje i ubrzanja heterogenog višeprocorskog sistema" 2015, Beograd, Srbija
- M80.3. D. El Mezeni, I. Popović, S. Janković, **L. Saranovac**, "Hardverski modul za optimizaciju potrošnje distribuiranog namenskog sistema", 2014, Beograd, Srbija

M80.4. S. Janković, D. El Mezeni, I. Popović, **L. Saranovac**, "Simulator procesorskog sistema orijentisan na optimizaciju potrošnje i performansi", 2014, Beograd, Srbija

M80.5. Popović, S. Janković, **L. Saranovac**, D. El Mezeni, "Implementacija energetske efikasne bežične komunikacije kod autonomno napajanih senzorskih čvorova", 2013, Beograd, Srbija

Техничка решења објављена пре претходног изборног периода:

M80.6. D. El Mezeni, I. Popović, **L. Saranovac**, S. Jankovic, "Hardverski modul za međuprocessorsku komunikaciju na heterogenoj višeprocessorskoj platformi", 2012, Beograd, Srbija

M80.7. Popović, S. Janković, **L. Saranovac**, D. El Mezeni, "Softverski modul za dinamičku kontrolu učestanosti kod namenskih sistema niske potrošnje za rad u realnom vremenu", 2012, Beograd, Srbija

M80.8. Popović, D. El Mezeni, **L. Saranovac**, Ž. Ilić, S. Janković, "Interfejs za međuprocessorsku komunikaciju na heterogenoj višeprocessorskoj platformi", 2011, Beograd, Srbija

M80.9. Popović, **L. Saranovac**, N. Bežanić, "Mrežni modul za implementaciju servisno orijentisane arhitekture u mreži pametnih pretvarača", 2011, Beograd, Srbija

Г.6. Категорија M90

Патенти објављени пре претходног изборног периода:

M90.1. **L. Saranovac**, D. Vasiljević, "Digitalno elektronsko brojilo", Registar патената број 49622, 03.08.2007. године

M90.2. J. Karajović, **L. Saranovac**, D. Vasiljević, "Digitalno elektronsko brojilo sa visokim stepenom integracije", Registar патената број 49034, 07.07.2003. године

M90.3. **L. Saranovac**, D. Vasiljević, "Digitalni uklopni časovnik", Registar патената број 48853, 19.06.2002. године

M90.4. **L. Saranovac**, D. Vasiljević, "Sklop uklopnog sata sa časovnikom realnog vremena za digitalni MTK prijemnik", Registar патената број 48676, 15.06.1999. године

M90.5. **L. Saranovac**, D. Vasiljević, "Sklop za generisanje signala zadate periode za MTK prijemnik", Registar патената број 48315, 15.05.1998. године

M90.6. D. Vasiljević, **L. Saranovac**, "Demodulator tonskog signala velike osetljivosti za digitalni MTK prijemnik", Registar патената број 48314, 15.05.1998. године

M90.7. D. Vasiljević, **L. Saranovac**, "Stabilisani izvor napajanja sa malom disipacijom za napajanje digitalnog MTK prijemnika", Registar патената број 48288, 15.05.1998. године

Г.7. Цитираност радова

Хетероцитати према *Scopus* бази:

• M20.2	цитараност	1
• M20.7	цитараност	1
• M20.8	цитараност	1
• M20.9	цитираност	10
• M20.10	цитираност	10
• M20.11	цитираност	8
• M20.12	цитираност	27
• M20.13	цитираност	4
• M20.14	цитираност	8
• M20.15	цитираност	1
• M20.16	цитираност	3.

Д. Пројекти

- Д.1. "Razvoj širokopojasnog modema i Internet sviča",
SANS R&D, LLC, 2017 -,
(komercijalni istraživački međunarodni projekat - rukovodilac projekta)
- Д.2. "Razvoj i modelovanje energetski efikasnih, adaptibilnih, višeprocorskih i višesenzorskih elektronskih sistema male snage",
Ministarstvo nauke TR 32043, 2011-2017 godine
(naučno istraživački projekat iz programa tehnološkog razvoja - učesnik projekta)
- Д.3. "Napredne tehnike efikasnog korišćenja spektra u bežičnim sistemima",
Ministarstvo nauke TR 32028, 2011-2017 godine
(naučno istraživački projekat iz programa tehnološkog razvoja - učesnik projekta)
- Д.4. "Arhitekture sa pokretnim zarezom u namenskim sistemima", Silicon Hive – Intel,
2011-2015,
(komercijalni istraživački međunarodni projekat - rukovodilac projekta)
- Д.5. "Razvoj inovativnih klastera",
Udruženje IKT mreža, 2012-2013 godine,
(inovativni projekat - rukovodilac projekta)
- Д.6. "Reforma nastave iz elektronike,"
Tempus program JEP-17028-02, 2002-2005. godine
(program unapređenja nastave - učesnik projekta)
- Д.7. "Razvoj trofaznih ispravljača sa visokim faktorom snage",
Ministarstvo nauke i zaštite životne sredine EE 306-104B, 2002-2004. godine
(naučno istraživački projekat iz programa tehnološkog razvoja - učesnik projekta)

Б. Остали резултати

Радио је рецензије за часописе: IEEE Instrumentation and Measurement, IEEE Communication Letters, Measurement Science Review, KSII Transactions on Internet and Information Systems, Facta Universitatis, Series: Electronics and Energetics, TELFOR Journal.

Члан је IEEE удружења. Такође је члан Одбора за научне и стручне скупове конференције ETRAN и IcETLAN задужен за област Електронике, као и Научног одбора TELFOR конференције. Радио је рецензије радова конференције и председавао сесијама на споменутим конференцијама.

Учествовао као члан комисија у раду и састављању стандарда Завода за мере и драгоцене метале, касније Дирекције за мере и драгоцене метале.

Биран је на функцију продекана за наставу у два мандата, од 2009/10. до 2012/13. школске године и од 2012/13. до 2015/16. школске године.

Биран је у Савет факултета у два мандата, од 2006/7. до 2009/10. школске године и од 2009/10. до 2012/13. У другом периоду је поднео оставку због избора на функцију продекана за наставу. Био је члан Статутарне комисије од 2006/7. до 2009/10. школске године.

Председник је факултетске комисије за упис од школске 2011/12. године.

Биран је на функцију шефа Одсека за електронику у два мандата, од 2006/7. до 2009/10. школске године и од 2009/10. до 2012/13, и на функцију заменика шефа Катедре за електронику у истом периоду.

Био је члан Универзитетске комисије за упис школске 2010/11. и 2011/12. године и иницијатор и учесник формирања Универзитетског прописа "Правилник о упису студената на студијске програме Универзитета у Београду".

Иницијатор оснивања и придруживања Факултета кластера Embedded.rs који је прерастао у кластер ICT Net. Представник је Факултета у кластеру ICT Net. Учесник у више кластерских пројеката, EMC Serbia, EasyDroid, Као представник Факултета члан је Управног одбора "Идворски лабораторије".

Као представник Универзитета у Београду члан је Управног одбора Установе Студентски центар "Београд".

Члан је Етичке комисије Електротехничког факултета у Београду.

Е. Приказ и оцена научног рада кандидата

Из библиографије научних радова и стручних резултата се види да се Лазар Сарановац бавио већим бројем проблема у области Електронике а који се односе на ужу област Наменских рачунарских система (*cyber-physical systems, embedded systems*). Велики број његових научних резултата је релизован у облику патената односно реалних система.

Историјски гледано први рад, M20.17, "A Clock Synthesis for Switched-capacitor Filters Using Microcontrollers", се бавио проблемом реализације генерисања тактних сигнала у специфичној области примене SC филтара у наменским рачунарским системима за демодулацију МТК сигнала. Резултат тог рада су патенти M90.5 и M90.6.

Наставак научног истраживања у области дигиталног мерења електричних величина у електроенергетском систему резултовао је у радовима M20.16, M20.15, M20.14 и M20.13. Из ове области је и одбранио докторску дисертацију под насловом "Прилог методама дигиталног мерења електричних величина у електроенергетском систему". Резултати су такође патентирани у M90.1 и M90.2. Заједно са сарадницима у том временском периоду реализовао је намански рачунарски систем препознат као

мултифункционално бројило електричне енергије, а као једно од првих такве врсте у свету.

Са становишта што прецизнијег мерења снага и енергија у електроенергетском систему даља истраживања су била усмерена у правцу што прецизнијег мерења међусобних фазних ставова два сигнала. Овај резултат је публикован у радовима M20.5 и M20.12. Мада је резултат настао и верификован на бази мерења напона и струја у електроенергетском систему он је препознат и као општи алгоритам о чему говори и висока цитираност ових радова.

Други правац истраживања, алгоритми обраде сигнала и примена у наменским рачунарским системима у биомедицини, приказан је у радовима M20.1, M20.2 и M20.10.

Како је неизоставан део наменских рачунарских система комуникација, нарочито у данашње време појаве *Internet of things*, посвећена је посебна грана истраживања у области РФ Електронике. Истраживање у области предајних појачавача снаге објављено је у раду M20.11. Помоћне технике и нова кола обрађени су у радовима M20.3, M20.6, и M20.8. Као бочна грана *Internet of things* у раду M20.4 су приказани алгоритми који омогућавају да се у недостатку GPSa или упркос његовим недостацима, методама инерцијалне навигације успешно реконструишу инцидентне ситуације у саобраћају.

Имплементација приказаних алгоритама у већини случајева може да представља велики проблем, па је у раду M20.9 приказана техника, коло, које би могло да омогући једноставнију реконфигурацију коју често овакви алгоритми захтевају.

Комисија процењује да је Лазар Сарановац у претходном периоду остварио значајне резултате у науци и у развоју области Електронике, односно Наменских рачунарских система. У целокупном опусу Лазар Сарановац је као аутор или коаутор објавио 17 радова у часописима из категорије M20. На четири рада је први или једини, а на шест радова други аутор. Након избора у звање ванредног професора Лазар Сарановац је објавио 9 радова у часописима из категорије M20. Један је рад из категорије M21, три из категорије M22 и пет из категорије M23.

Ж. Оцена испуњености услова

На основу прегледа и анализе целокупне наставне, научно-истраживачке и професионалне активности кандидата, Комисија истиче оне који указују на испуњеност услова за избор у звање редовног професора и констатује да је др Лазар Сарановац испунио све захтеве из Правилника о избору у звање наставника и сарадника Електротехничког факултета Универзитета у Београду. Испуњеност услова из Правилника дата је у следећој табели.

Захтевано	Остварено	Коментар
Има научни степен доктора наука <ul style="list-style-type: none">из уже научне области за коју се бира, стечен на акредитованом универзитету и акредитованом студијском програму у земљи, или је диплома доктора наука стечена у иностранству призната у складу са Законом о високом образовању,или је код избора у звање дошло	ДА	Научни степен доктора електротехничких наука стечен је одбраном тезе из уже научне области Електроника, 2001. године на Електротехничком факултету у Београду.

до промене уже научне области, докторска дисертација није из уже научне области за коју се кандидат бира, већ из сродне научне области Електротехнике и рачунарства, а из уже научне области за коју се бира, кандидат је том приликом имао у часописима са JCR листе ефективно најмање два пута већи број научних радова од броја дефинисаног за избор у одговарајуће звање.		
Има позитивну оцену способности за педагошки рад на основу студентских анкета.	ДА	Просек расположивих оцена по школским годинама претходног петогодишњег периода: 2011/2012 - 4.35 2012/2013 - 4.50 2013/2014 - 4.49 2014/2015 - 4.39 2015/2016 - 4.49.
Има позитивну оцену испуњавања радних обавеза у претходном изборном периоду.	ДА	Редовно испуњава своје радне обавезе.
Има просечно ангажовање од најмање три часа активне наставе седмично у претходном изборном периоду.	ДА	ОАС зимски семестар: 7 часова предавања, ОАС летњи семестар: 5 часова предавања.
Има остварене резултате у унапређењу наставе и увођењу студената у научни рад.	ДА	Као продекан за наставу, у периоду 2010-2016. активно је радио на унапређењу свих аспеката наставног процеса на Електротехничком факултету у Београду. Као ментор на мастер и докторским студијама доприносио је увођењу студената у научни рад, што се види по броју менторстава на докторским дисертацијама и мастер завршним радовима.
Од првог избора у наставничко звање на Факултету остварио је најмање 30 бодова за вођење завршних радова, од чега најмање четири бода за вођење докторских дисертација и два бода за вођење мастер или магистарских радова. Учествовао је у комисијама за оцену и одбрану радова у периоду	ДА	Ментор на 5 докторских дисертација, коментор на 1 докторској дисертацији, ментор на 1 магистарској тези, ментор на 62 мастер рада, ментор на 37 дипломских радова основних петогодишњих студија, ментор на 48 дипломских радова

дефинисаном у члану 22, став 4. Од ових услова изузима се кандидат за наставника за ужу научну област за коју Факултет није матичан.		основних четворогодишњих студија, ментор на 54 завршна рада на основним студијама, што је укупно 329,5 бодова У претходном петогодишњем периоду био члан комисија за преглед и оцену 5 докторских дисертација и 21 мастер рада.
У периоду од првог избора у наставничко звање има објављен уџбеник за наставни предмет из области за коју се бира. Ако за све предмете које кандидат треба да предаје већ постоје уџбеници који се користе у настави, кандидат у периоду од првог избора у наставничко звање мора имати објављену монографију домаћег или међународног значаја из уже научне области за коју се бира.	ДА	Има објављен уџбеник за предмет Наменски рачунарски системи на којем изводи наставу: Л. Сарановац, И. Поповић, "Наменски рачунарски системи", 2017, ISBN: 978-86-7466-703-3. Исто тако има припремљену и на сајту предмета објављену помоћну литературу за друге предмете на којима држи наставу.
Има објављена ефективно најмање три научна рада у периоду дефинисаном у члану 22, став 4, у часописима са <i>JCR</i> листе, од којих ефективно најмање два рада из уже научне области за коју се бира. Најмање један од тих радова је категорије M21 или M22, што се може заменити, уз образложење Комисије за писање реферата, једним радом категорије M23 уколико кандидат има изузетне успехе у настави, пројектима, стручном раду у складу са чланом 23 или у унапређењу рада Факултета, Универзитета или шире друштвене заједнице.	ДА	У периоду дефинисаном у члану 22, став 4, у часописима са <i>JCR</i> листе има 9 радова, а ефективно 5,53, од чега је у категорији M21 0,5 ефективних радова и у категорији M22 2,06 ефективних радова. Сви радови су из уже научне области Електроника.
У целом опусу има ефективно најмање шест научних радова објављених у часописима са <i>JCR</i> листе, од којих ефективно најмање три из уже научне области за коју се бира.	ДА	Укупно има 17 научних радова са <i>JCR</i> листе и сви радови припадају ужој научној области Електроника за коју се бира. Ефективан број радова је 11,70
У целокупном опусу има најмање један рад из уже научне области за коју се бира, објављен у часопису са <i>JCR</i> листе, на коме је првопотписани аутор.	ДА	Има 4 рада (ефективно 3,67) из уже научне области на којима је првопотписани аутор.
У периоду дефинисаном у члану 22,	ДА	Има 17 радова на међународним

став 4, има најмање два научна рада на међународним научним скуповима и најмање два научна рада на домаћим скуповима. Један рад на међународним научним скуповима може се заменити са два научна рада на домаћим скуповима. У периоду од првог избора у звање ванредног професора има најмање пет научних радова на међународним или домаћим скуповима, од којих једно мора да буде пленарно предавање или предавање по позиву на међународној или домаћој конференцији из научне области за коју се бира. У целом опусу има најмање десет научних радова на међународним или домаћим скуповима.		скуповима, од чега 13 у периоду дефинисаном у члану 22, став 4, односно од првог избора у звање ванредног професора. Има 29 радова на домаћим научним скуповима, од чега 7 у периоду дефинисаном у члану 22, став 4, односно од првог избора у звање ванредног професора. Има два предавања по позиву на домаћим конференцијама од првог избора у звање ванредног професора.
Има најмање десет хетероцитата.	ДА	74 хетероцитата из Scopus базе.
У периоду дефинисаном у члану 22, став 4, рецензирао је радове за научне часописе или конференције, био члан уређивачких одбора домаћих часописа или имао функције у међународним и домаћим научним и струковним организацијама.	ДА	Радио је рецензије за часописе: IEEE Instrumentation and Measurement, IEEE Communication Letters, Measurement Science Review, KSII Transactions on Internet and Information Systems, Facta Universitatis, Series: Electronics and Energetics, TELFOR Journal. Члан је IEEE удружења. Такође је члан Одбора за научне и стручне скупове конференције ETRAN и IcETRAN задужен за област Електронике као и Научног одбора TELFOR конференције. Радио је рецензије радова конференције и председавао сесијама на споменутим конференцијама.
У периоду дефинисаном у члану 22, став 4, учествовао је бар на једном пројекту министарства надлежног за науку, или еквивалентном пројекту дефинисаном у члану 23, став 1, са укупним трајањем ангажовања на свим пројектима од најмање 24 истраживач-месеца, или руководио бар једним пројектом, са укупним трајањем руковођења на свим пројектима од најмање 16 истраживач-месеци. Уз	ДА	У периоду дефинисаном у члану 22, став 4, учествовао је на два пројекта Министарства са пуним ангажовањем и руководио са два међународна пројекта са пуним ангажовањем, што је више од 24 истраживач месеци.

образложење Комисије за писање реферата, ово учешће се може заменити стручним радом, у складу са чланом 23, или ефективно једним додатним научним радом у часопису са <i>JCR</i> листе категорије M21 или M22.		
<p>У претходном петогодишњем периоду има испуњену најмање по једну одредницу из било која два од услова 1, 2 и 3 („изборни“ услови):</p> <ol style="list-style-type: none"> 1. резултати стручно-професионалног рада кандидата, чије су ближе одреднице: <ol style="list-style-type: none"> 1.1. председник или члан уређивачког одбора научног часописа или зборника радова у земљи или иностранству; 1.2. председник или члан организационог одбора или учесник на стручним или научним скуповима националног или међународног нивоа; 1.3. председник или члан комисија за израду завршних радова на основним, мастер и докторским студијама; 1.4. аутор или коаутор елабората или студија; 1.5. руководилац или сарадник у реализацији пројеката; 1.6. иноватор, аутор/коаутор прихваћеног патента, техничког унапређења, експертиза, рецензија радова и пројеката; 1.7. носилац лиценце; 2. допринос академској и широј заједници, чије су ближе одреднице: <ol style="list-style-type: none"> 2.1. председник или члан органа управљања, стручног органа, 	ДА	<ol style="list-style-type: none"> 1. резултати стручно-професионалног рада кандидата: <ol style="list-style-type: none"> 1.2. Члан одбора и учесник на научно-стручним скуповима: ETRAN, IcETRAN, TELFOR; 1.3. У претходном петогодишњем периоду био је председник комисије односно ментор 3.5 докторских дисертација, 22 мастер рада и 24 завршна рада. Члан комисија за одбрану докторских дисертација био је за 5 радова, мастер радова за 21 рад и завршних радова на четворогодишњим основним студијама, 5 радова; 1.5. руководилац или сарадник у реализацији више пројеката; 2. допринос академској и широј заједници, чије су ближе одреднице: <ol style="list-style-type: none"> 2.1. продекан за наставу факултета у два мандата; 2.2. члан Управног одбора Идворски лабораторија; члан Управног одбора Установе Студентски центар "Београд"; 2.3 председник комисије за упис на Факултету; 3. сарадња са другим високошколским и научно-истраживачким установама у земљи и иностранству, чије су

<p>помоћних стручних органа или комисија на Факултету или Универзитету ;</p> <p>2.2. члан стручног, законодавног или другог органа и комисија у широј друштвеној заједници;</p> <p>2.3. руковођење активностима од значаја за развој и углед Факултета, односно Универзитета;</p> <p>2.4. руковођење или учешће у ваннаставним активностима студената;</p> <p>2.5. учешће у наставним активностима који не носе ЕСПБ бодове (перманентно образовање, курсеви у организацији професионалних удружења и институција и слично),</p> <p>2.6. домаће и међународне награде и признања у развоју образовања и науке.</p> <p>3. сарадња са другим високошколским и научно-истраживачким установама у земљи и иностранству, чије су ближе одреднице:</p> <p>3.1. учешће у реализацији пројеката, студија и других научних остварења са другим високошколским и/или научноистраживачким институцијама у земљи и иностранству;</p> <p>3.2. радно ангажовање у настави или комисијама на другим високошколским и/или научноистраживачким институцијама у земљи и иностранству;</p> <p>3.3. руковођење радом или</p>		<p>ближе одреднице:</p> <p>3.1 Учесће на пројектима Министарства заједно са другим високошколским и научноистраживачким институцијама у земљи и иностранству;</p> <p>3.2. радно је ангажован на два предмета на Универзитету у Крагујевцу.</p>
--	--	--

<p>члан органа или професионалног удружења или организације националног или међународног нивоа;</p> <p>3.4. учешће у програмима размене наставника и студената;</p> <p>3.5. учешће у изради и спровођењу заједничких студијских програма;</p> <p>3.6. гостовања и предавања по позиву на универзитетима у земљи или иностранству.</p>		
---	--	--

На основу Правилника о избору у звање наставника и сарадника Електротехничког факултета Универзитета у Београду, Комисија констатује да кандидат квалитативно и квантитативно задовољава све прописане услове. У скоро свим областима кандидат је значајно превазишао минималне критеријуме.

На основу свега изложеног, Комисија истиче да је др Лазар Сарановац испунио све критеријуме за избор у звање редовног професора Електротехничког факултета Универзитета у Београду. Испуњеност прописаних услова на Електротехничком факултету и Универзитету у Београду, утврдила је и Кадровска комисија Електротехничког факултета упућујући предлог за расписивање конкурса за избор у звање редовног професора Наставно-научном већу Електротехничког факултета.

3. Закључак и предлог

На конкурс за избор редовног професора са пуним радним временом за ужу научну област Електроника, на неодређено време, јавио се један кандидат, др Лазар Сарановац. Из документације коју је кандидат приложио, Комисија закључује да је др Лазар Сарановац у свом досадашњем раду, а такође и у периоду после избора у звање ванредног професора, остварио запажене резултате у свим сегментима који су од значаја за Универзитет у Београду - Електротехнички факултет, на научном, образовном и стручном плану.

Кандидат др Лазар Сарановац, ванредни професор Електротехничког факултета у Београду, испуњава се услове прописане *Законом о високом образовању, Правилником о минималним условима за стицање звања наставника на Универзитету у Београду, Правилником о начину и поступку стицања звања и заснивања радног односа наставника Универзитета у Београду, Критеријумима за стицање звања наставника Универзитета у Београду, Статутом Електротехничког факултета у Београду и Правилником о избору звања наставника и сарадника Електротехничког факултета Универзитета у Београду*. Комисија стога има изузетно задовољство и част да предложи Изборном већу Електротехничког факултета у Београду, Већу научних области техничких наука и Сенату Универзитета у Београду, да изабере др Лазара Сарановца у звање редовног професора са пуним радним временом за ужу научну област Електроника.

Београд, 17.11.2017. године

ЧЛАНОВИ КОМИСИЈЕ

др Милан Прокин, редовни професор
Универзитет у Београду – Електротехнички факултет

др Вујо Дрндаревић, редовни професор
Универзитет у Београду – Електротехнички факултет

др Миодраг Поповић, редовни професор у пензији
Универзитет у Београду – Електротехнички факултет