

**ИЗБОРНОМ ВЕЋУ
ЕЛЕКТРОТЕХНИЧКОГ ФАКУЛТЕТА УНИВЕРЗИТЕТА У БЕОГРАДУ**

Предмет: Извештај Комисије о пријављеним кандидатима за избор у звање ванредног професора за ужу научну област рачунарска техника и информатика

На основу одлуке Изборног већа Електротехничког факултета Универзитета у Београду, донете на 875. седници одржаној 05.07.2022. године, а по објављеном конкурс за избор два ванредна професора на одређено време од 5 година са пуним радним временом за ужу научну област рачунарска техника и информатика, именовани смо за чланове Комисије за подношење извештаја о пријављеним кандидатима.

На конкурс који је објављен у листу Послови број 996-997 од 20.07.2022. године пријавила су се два кандидат и то др Милош Цветановић и др Захарије Радивојевић.
На основу прегледа достављене документације, подносимо следећи

ИЗВЕШТАЈ

Кандидат др Милош Цветановић:

А. Биографски подаци

Милош Цветановић, доктор електротехничких наука, рођен 10.08.1978. године у Врању република Србија од оца Миодрага и мајке Душанке Цветановић. Основну и средњу школу завршио у Врању као један од најбољих ученика. Од ране младости исказивао велико интересовање за природне науке. То стечено знање је показивао на многобројним такмичењима из природних наука.

Електротехнички факултет у Београду уписао 1997. године. Након пет година дипломирао као један од најбољих студената у класи са просечном оценом 9.10 током студија и оценом 10 на дипломском. У току свог студирања све своје обавезе одрађивао у предвиђеном року.

Јула 2006. године магистрирао је на Електротехничком факултету смер Архитектура и организација рачунарских система и мрежа са тезом „Методологија интеграције софтверских система базирана на принципима реверзног инжењерства” код ментора проф. др Мирослава Бојовића и проф. др Вељка Милутиновића.

Докторску дисертацију под насловом „Систем за интерактивну проверу сличности концептуалних и логичких модела релационих база података” одбранио је јуна 2012. године на Електротехничком факултету код ментора проф. др Мирослава Бојовића.

Од јуна 2003. ради на Електротехничком факултету у Београду на месту асистента приправника из предмета Програмирање 1, Програмирање 2, Базе података 1, Базе података

2, Информациони системи 1, Информациони системи 2, Софтверски алати база података. Од фебруара 2013. године ради као доцент, а од 2018 као ванредни професор, на предметима: Информациони системи 1, Информациони системи 2, Софтверски алати база података, Инфраструктура за електронско пословање, Програмирање мобилних уређаја, Практикум из пословне комуникације и презентације, Алати за програмирање база података, Пројектовање информационих система 1, Програмирање уграђених система, Сензорке мреже.

Коаутор је једанаест радова у међународним часописима са impact фактором са SCI листе, шест радова у домаћем часопису, четрдесет један рад на међународним и домаћим конференцијама. Учествовао је на пројектима финансираним од стране министарства просвете, науке и технолошког развоја и фонда за науку. Рецензирао је радове за часописе IEEE Access, IEEE Transactions on Education, ACM Transactions on Computing Education, Computer Applications in Engineering Education, ComSis као и за конференције ЕТРАН и ТЕЛФОР. На конференцијама ЕТРАН и ТЕЛФОР био је и председавајући сесија. Члан је уредничког и научног одбора конференције PSSOH. Од октобра 2008. године је ангажован и као саветник управника Рачунског центра Електротехничког факултета. Од 2014. године до новембра 2020. године био је члан Савета Електротехничког факултета. У периоду од новембра 2014. до септембра 2019. био је директор Академске мреже Републике Србије – АМРЕС. У периоду од новембра 2020. године до децембра 2021. године био је државни секретар у Министарству трговине, туризма и телекомуникација задужен за управљање секторима за информациони друштво и информациону безбедност и сектором за електронске комуникације и поштански саобраћај.

Област научног истраживања кандидата обухвата базе података, информационе системе, архитектуру и организацију рачунара, реверзно инжењерство, примену вештачке интелигенције и обраде природних језика.

Б. Дисертације

- 1.1. **Милош Цветановић**, "Систем за интерактивну проверу сличности концептуалних и логичких модела релационих база података," докторска дисертација, Електротехнички факултет универзитета у Београду, 4. јун 2012.
- 1.2. **Милош Цветановић**, "Методологија интеграције софтверских система базирана на принципима реверзног инжењерства," магистарска теза, Електротехнички факултет универзитета у Београду, 14. јул 2006.

В. Наставна активност

На Електротехничком факултету Милош Цветановић је држао или тренутно држи предавања из предмета: Информациони системи 1, Информациони системи 2, Софтверски алати база података, Инфраструктура за електронско пословање, Програмирање мобилних уређаја, Практикум из пословне комуникације и презентације, Алати за програмирање база података, Пројектовање информационих система 1, Програмирање уграђених система, Сензорке мреже.

На Електротехничком факултету Милош Цветановић је држао вежбе из предмета: Програмирање 1, Програмирање 2, Практикум из програмирања 1, Практикум из програмирања 2, Практикум из коришћења рачунара, Базе података 1, Базе података 2, Информациони системи 1, Информациони системи 2, Софтверски алати база података.

Просечна оцена на студентској анкети за све предмете на којима је био ангажован у току једне школске године (само оцене са предмета на којима је анкету радило бар 10 студената) за последњих пет школских година за које су доступни резултати су:

Школска година	2017/18.	2018/19.	2019/20.	2020/21.	2021/22.
Просечна оцена	4,27	4,26	4,45	4,51	4,57

Милош Цветановић је у периоду од избора у звање ванредног професора био је руководиоца 83 завршна рада на основним и 36 завршна рада на мастер студијама, а био је и коментор при изради 2 докторске дисертације. У периоду од избора у звање ванредног професора био је члан комисије за израду 13 завршних радова на основним, 43 завршна рада на мастер студијама, и 3 докторске дисертације.

Милош Цветановић је био члан 5 комисија за избор у звање и то:
 Стефана Тубића за асистента на Универзитету у Београду - Електротехничком факултету, 2017.

др Ненада Королије у звање научног сарадника на Универзитету у Београду, 2017.

др Маје Лутовац Бандуке у звање научног сарадника на Универзитету у Београду, 2017.

др Зорана Бабовића у звање научног сарадника на Универзитету у Београду, 2019.

Стефана Тубића за асистента на Универзитету у Београду - Електротехничком факултету, 2020.

Милош Цветановић је коаутор универзитетских уџбеника и приручника:

М. Цветановић, С. Стојановић, М. Бојовић, С. Тубић, Ф. Хацић, *Релационе базе података: SQL упитни језик са примерима*, Електротехнички факултет, 2017, ISBN: 978-86-7225-086-2.

М. Цветановић поглавље у књизи: V. Milutinovic, F. Patricelli (eds.), *E-Business and E-Challenges*, IOS Press, 2002, ISBN:1-58603-276-3.

Г. Библиографија научних и стручних радова

1. Радови у међународним научним часописима са импакт фактором (категиорија M20)

Публикације пре последњег изборног периода

- 1.1. Nenad Korolija, Jovan Popović, **Miloš Cvetanović**, Miroslav Bojović, "Dataflow-Based Parallelization of Control-Flow Algorithms," *Advances in Computers*, vol. 104, pp. 73-124, doi: 10.1016/bs.adcom.2016.09.003, February 2017, ISSN: 0065-2458, IF: 0.789. – M23
- 1.2. **Miloš Cvetanović**, Zaharije Radivojević, Veljko Milutinović, "Restart optimization for transactional memory with lazy conflict detection," *International Journal of Parallel Programming*, vol. 45, no. 3, pp. 482-507, doi: 10.1007/s10766-016-0411-z, January 2017, ISSN: 0885-7458, IF: 1.156. – M22
- 1.3. Vladimir Blagojević, Dragan Bojić, Miroslav Bojović, **Miloš Cvetanović**, Jovan Đorđević, Đorđe Đorđević, Bojan Furlan, Slavko Gajin, Zoran Jovanović, Dragan Milićev, Veljko Milutinović, Boško Nikolić, Jelica Protić, Marija Punt, Zaharije Radivojević, Žarko Stanisavljević, Saša Stojanović, Igor Tartalja, Milo Tomašević, Pavle Vuletić, "A Systematic Approach to Generation of New Ideas for PhD Research in Computing," *Advances in Computers*, vol. 104, pp. 1-31, doi: 10.1016/bs.adcom.2016.09.001, February 2017, ISSN: 0065-2458, IF: 0.789. – M23

- 1.4. Zaharije Radivojević, **Miloš Cvetanović**, Saša Stojanović, "Comparison of Binary Procedures: A Set of Techniques for Evading Compiler Transformations," Computer Journal, vol. 59, no. 1, pp. 106-118, doi: 10.1093/comjnl/bxv076, March 2015, ISSN: 0010-4620, IF: 1.000. – M22
- 1.5. Saša Stojanović, Zaharije Radivojević, **Miloš Cvetanović**, "Approach for Estimating Similarity between Procedures in Differently Compiled Binaries," Information and Software Technology, vol. 58, pp. 259-271, doi: 10.1016/j.infsof.2014.06.012, February 2015, ISSN: 0950-5849, IF: 1.569. – M21
- 1.6. **Miloš Cvetanović**, Zaharije Radivojević, Vladimir Blagojević, Miroslav Bojović, "ADVISE–Educational System for Teaching Database Courses," IEEE Transactions on Education, vol. 54, no. 3, pp. 398-409, doi: 10.1109/TE.2010.2063431, August 2011, ISSN: 0018-9359, IF 1.165. – M22
- 1.7. Zaharije Radivojević, **Miloš Cvetanović**, Zoran Jovanović, "Reengineering the SLEEP simulator in a concurrent and distributed programming course," Computer Applications in Engineering Education, vol. 19, no. n/a, pp. 1-13, doi: 10.1002/cae.20527, February 2011, ISSN: 1099-0542, IF 0.321. – M23

Публикације у последњем изборном периоду

- 1.8. Miloš Kotlar, Marija Punt, Zaharije Radivojević, **Miloš Cvetanović**, Veljko Milutinović, "Novel Meta-Features for Automated Machine Learning Model Selection in Anomaly Detection," IEEE ACCESS, vol. 9, pp. 89675-89687, doi: 10.1109/ACCESS.2021.3090936, Jun 2021, ISSN: 2169-3536, IF 3.745. – M21
- 1.9. Stefan Tubić, **Miloš Cvetanović**, Zaharije Radivojević, Saša Stojanović, "Annotated functional decomposition," Computer Applications in Engineering Education, vol. 29, no. 5, pp. 1390-1402, doi: 10.1002/cae.22394, January 2021, ISSN: 1061-3773, IF 1.532. – M23
- 1.10. V. Batanović, **M. Cvetanović**, B. Nikolić, "A versatile framework for resource-limited sentiment articulation, annotation, and analysis of short texts," PLOS ONE, Vol. 15, No. 11, pp. 1 - 30, doi: 10.1371/journal.pone.0242050, November 2020, eISSN: 1932-6203, IF 3.24 – M21
- 1.11. D. Drašković, **M. Cvetanović**, B. Nikolić, SAIL - Software system for learning AI algorithms, COMPUTER APPLICATIONS IN ENGINEERING EDUCATION, Vol. 26, No. 5, pp. 1195 - 1216, doi: 10.1002/cae.21988, Jun, 2018, ISSN: 1061-3773, IF 1.435 – M23

2. Радови у домаћим научним и стручним часописима (категорија M50)

Публикације пре последњег изборног периода

- 2.1. Katarina Berta, Saša Stojanović, **Miloš Cvetanović**, Zaharije Radivojević, "Estimation of Similarity between Functions Extracted from x86 Executable Files," Serbian Journal of Electrical Engineering, vol. 12, no. 2, pp. 253-262, doi: 10.2298/SJEE1502253B, January 2015, ISSN: 1451-4869. – M51
- 2.2. Ranko Radovanović, Zaharije Radivojević, **Miloš Cvetanović**, "Distributed air traffic control simulator," Telfor Journal, vol. 5, no. 1, pp. 65-70, October 2013, ISSN: 1821-3251. – M53
- 2.3. Dušan Radivojević, Dražen Drašković, Zaharije Radivojević, **Miloš Cvetanović**, "Java Based Tool for Fault Detection Processing and Result Visualization," Serbian Journal of Electrical Engineering, vol. 10, no. 1, pp. 185-198, doi: 10.2298/SJEE1301185R, February 2013, ISSN: 1451-4869. – M51

- 2.4. Zahraije Radivojević, **Miloš Cvetanović**, Veljko Milutinović, "Data Mining: A Brief Overview and Recent IPSI Research," Transactions on Internet Research, vol. 2, no. 2, pp. 32-37, July 2006, ISSN 1820-4503. – M53

Публикације у последњем изборном периоду

- 2.5. Nikola Pejić, **Miloš Cvetanović**, Zaharije Radivojević, "Comparing Assembler Procedures by Analyzing Sequences of Opcodes," Telfor Journal, vol. 12, no. 1, pp. 46-49, doi: 10.5937/telfor2001046P, 2020, ISSN: 1821-3251. – M53
- 2.6. M. S. Eremija, N. R. Ilić, **M. Cvetanović**, J. Protić, and Z. Radivojević, "Identity Provider Deployment Based on Container Technology", Telfor Journal, vol. 10, no. 2, pp. 97-101, doi: 10.5937/telfor1802097E, 2018, ISSN: 1821-3251. – M53

3. Радови на међународним научно-стручним конференцијама (категорија M30)

Публикације пре последњег изборног периода

- 3.1. V. Nikolić, S. Stojanović, Z. Radivojević, **M. Cvetanović**, In vehicle passenger presence detection system, 4th IcETRAN international conference, pp. RTI1.2-1-RTI1.2-6, Society for Electronics, Telecommunications, Computers, Automatic Control and Nuclear Engineering, Kladovo, Serbia, Jun, 2017. – M33
- 3.2. Đ. Pešić, Z. Radivojević, **M. Cvetanović**, A Survey and Evaluation of Free and Open Source Simulators Suitable for Teaching Courses in Wireless Sensor Networks, MIPRO 2017 - 40th jubilee international convention on information and communication technology, electronics and microelectronics, pp. 1001-1006, MIPRO, Opatija, Croatia, May, 2017. – M33
- 3.3. V. Milanović, S. Nikolić, F. Rajičić, V. Bobić, M. Djurić-Jovičić, M. Đorđević, N. Dragašević, **M. Cvetanović**, B. Nikolić, "aKomunikator: a mobile application for augmented communication of autistic children," Proc of the 3rd IcETRAN international Conference, pp. TEI1.3.1-4, Society for Electronics, Telecommunications, Computers, Automatic Control and Nuclear Engineering, Zlatibor, Serbia, 13-16 June, 2016, ISBN: 978-86-7466-618-0. – M33
- 3.4. Z. Radivojević, **M. Cvetanović**, Restart optimization using incremental context saving in hardware transactional memory, 16th Workshop Software Engineering Education and Reverse Engineering, DAAD, Jahorina, Bosnia and Herzegovina, Aug, 2016. – M35
- 3.5. S. Stojanović, **M. Cvetanović**, Z. Radivojević, Using software metrics for estimating code similarities in binaries, 15th Workshop Software Engineering Education and Reverse Engineering, DAAD, Bohinj, Slovenija, Sep, 2015. – M35
- 3.6. Z. Radivojević, S. Stojanović, **M. Cvetanović**, Detecting software clones in binaries, 14th Workshop Software Engineering Education and Reverse Engineering, DAAD, Sinaia, Romania, Aug, 2014. – M35
- 3.7. R. Radovanović, **M. Cvetanović**, Z. Radivojević, Implementation of Distributed Air Traffic Control Simulator, 13th Workshop Software Engineering Education and Reverse Engineering, Bansko, Bulgaria, Aug, 2013. – M35
- 3.8. **M. Cvetanović**, Z. Radivojević, Teaching Database Courses Using Educational System ADVICE, 12th Workshop Software Engineering Education and Reverse Engineering, pp. 4.9-1-4.9-1, Opatija, Croatia, Sep, 2012. – M35
- 3.9. Z. Radivojević, **M. Cvetanović**, J. Đorđević, Design of the simulator for teaching computer architecture and organization, 2nd Eastern European Regional

- Conference on the Engineering of Computer Based Systems ECBS-EERC 2011, pp. 124-130, Bratislava, Slovakia, Sep, 2011. – M33
- 3.10. Z. Radivojević, **M. Cvetanović**, Teaching the simulator design in Java, 11th Workshop Software Engineering Education and Reverse Engineering, pp. 3.5-1-3.5-1, Ohrid, Macedonia, Aug, 2011. – M35
 - 3.11. Z. Radivojević, L.J. Samardžić, **M. Cvetanović**, Implementation Of The Discrete Event Simulator Based On Distributed Processing, 10th Workshop Software Engineering Education and Reverse Engineering, pp. 0511-1-0511-1, Ivanjica, Serbia, Sep, 2010. – M35
 - 3.12. Z. Radivojević, **M. Cvetanović**, Introduction to Grid Computing to students attending Concurrent and Distributed Programming courses, 8th Workshop Software Engineering Education and Reverse Engineering, pp. 3.4-1-3.4-1, Durres, Albania, Sep, 2008. – M35
 - 3.13. **M. Cvetanović**, Z. Radivojević, Security Architecture of the Distributed System – Layered Approach, SSRR2003S, pp. 314-1-314-4, L'Aquila, Italy, Jul, 2003. – M33
 - 3.14. Z. Radivojević, **M. Cvetanović**, Data Gathering Phase of the Dynamic Reverse Engineering, IPSI-2003, pp. 57-1-57-4, Sveti Stefan, Montenegro, Oct, 2003. – M33

Публикације у последњем изборном периоду

- 3.15. **M. Cvetanović**, Z. Radivojević, S. Tubić, An approach for software design and development, SINTEZA 2022, pp. 154-162, Belgrade, Serbia, Apr, 2022. – M31
- 3.16. P. Pejović, N. Miljković, **M. Cvetanović**, M. Ševkušić, Licence slobodnog softvera i otvorenog hardvera — kratko uputstvo za nestrpljive —, Primena slobodnog softvera i otvorenog hardvera PSSOH, pp. 7 - 14, University of Belgrade - School of Electrical Engineering and Academic Mind, Belgrade, Serbia, Oct, 2020 – M34
- 3.17. Z. Radivojević, **M. Cvetanović**, S. Stojanović, Challenges in designing educational information system, Cooperation at Academic Informatics Education across Balkan Countries and Beyond: The Impact of Informatics to Society, pp. 35-36, DAAD, Jelsa, Croatia, Sep, 2019. – M34
- 3.18. N. Pejić, **M. Cvetanović**, Z. Radivojević, Estimating similarity between differently compiled procedures using neural networks, ТЕЛФОР XXVII, Belgrade, Nov, 2019. – M33
- 3.19. Z. Radivojević, **M. Cvetanović**, S. Stojanović, Challenges in the use of indoor navigation and augmented reality in complex space, Cooperation at Academic Informatics Education across Balkan Countries and Beyond, pp. 40-41, Primošten, Croatia, Sep, 2018. – M34
- 3.20. **M. Cvetanović**, Z. Radivojević, S. Stojanović, Detection of a dual licensing violation, Application of free software and open hardware PSSOH 2018, pp. 7-7, University of Belgrade – School of Electrical Engineering, Belgrade, Serbia, Oct, 2018. – M34

4. Радови на домаћим научно-стручним конференцијама (категорија М60)

Публикације пре последњег изборног периода

- 4.1. S. Tubić, **M. Cvetanović**, Z. Radivojević, S. Stojanović, Имплементација софтвера за филтрирање нежељених порука употребом класификационих алгоритама, 61. конференција "ЕТРАН 2017", pp. RT3.5-1-RT3.5-7, Друштво

- за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Кладово, Србија, Јун, 2017. – М63
- 4.2. В. Богојевић, **М. Cvetanović**, S. Stojanović, Z. Radivojević, System for indoor navigation, YUInfo 2017, pp. 68-73, Информационо друштво Србије, Копаоник, Мар, 2017. – М63
 - 4.3. N. Trifunovic, M. Kotlar, O. Andric, P. Trifunovic, S. Stojanovic, **М. Cvetanovic**, Z. Radivojevic, M. Punt, V. Milutinovic, Experiences in the Teaching of a New Computing Paradigm: DataFlow Supercomputing, ТЕЛФОР XXV, pp. 864-867, Београд, Nov, 2017. – М63
 - 4.4. М. Еремја, N. Илић, **М. Cvetanović**, J. Protić, Z. Radivojević, Identity Provider Deployment Based on Container Technology, ТЕЛФОР XXV, pp. 637-640, Београд, Nov, 2017. – М63
 - 4.5. В. Станкић, D. Кojić, **М. Cvetanović**, M. Dukić, S. Stojanović, Z. Radivojević, ERLE: Embedded Run Length image Encoding, ТЕЛФОР XXII, pp. 975-978, Београд, Nov, 2014. – М63
 - 4.6. М. Добромировић, S. Stojanović, **М. Cvetanović**, Z. Radivojević, Overview of several implementation of a gaze point detection using low-resolution camera, YUInfo 2013, pp. 249-254, Информационо друштво Србије, Копаоник, Мар, 2013. – М63
 - 4.7. D. Radivojević, D. Drašković, Z. Radivojević, **М. Cvetanović**, Једна имплементација алата за обраду и визуелизацију сигнала у Јава програмском језику, 56. конференција "ЕТРАН 2012", pp. RT1.7-1-RT1.7-4, Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Златибор, Србија, Јун, 2012. – М63
 - 4.8. R. Radovanović, Z. Radivojević, **М. Cvetanović**, Једна имплементација симулатора контроле летења, ТЕЛФОР XX, pp. 1681-1684, Београд, Nov, 2012. – М63
 - 4.9. А. Радисављевић, **М. Cvetanović**, Z. Radivojević, Симулатор електронских компоненти осетљивих на додир, ТЕЛФОР XIX, pp. 1536-1539, Београд, Nov, 2011. – М63
 - 4.10. Владимир Благојевић, **Милош Цветановић**, Дејан Белић „Модел објеката и односа као алтернативни приступ моделирању података“ Зборник радова са конференције ЕТРАН LIV, ref. RT6.10, pp. 1-4, Доњи Милановац, Србија, 7-11 јун 2010. – М63.
 - 4.11. Z. Radivojević, **М. Cvetanović**, Интеграција ЈРС симулатора у конфигурабилни симулатор кеш меморије, 54. конференција "ЕТРАН 2010", pp. RT6.11-1-RT6.11-4, Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Доњи Милановац, Србија, Јун, 2010. – М63
 - 4.12. LJ. Samardžić, Z. Radivojević, **М. Cvetanović**, Имплементација симулационог нивоа симулатора дискретних догађаја базирана на дистрибуираној обради, 53. конференција "ЕТРАН 2009", pp. RT1.4-1-RT1.4-4, Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Врњачка Бања, Србија, Јун, 2009. – М63
 - 4.13. **М. Cvetanović**, Z. Radivojević, Визуелни симулатор базиран на гريد технологијама у настави из конкурентног и дистрибуираног програмирања, 52. конференција "ЕТРАН 2008", pp. RT6.3-1-RT6.3-4, Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Палић, Србија, Јун, 2008. – М63

- 4.14. Z. Radivojević, **M. Cvetanović**, Дизајн симулатора дискретних догађаја опште намене, 50. конференција "ЕТРАН 2006", Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Београд, Србија, Jun, 2006. – M63
- 4.15. J. Vujnić, Z. Radivojević, **M. Cvetanović**, OLIGARCH Дизајн симулатора архитектуре рачунара, ТЕЛФОР XIV, pp. 600-603, Београд, Nov, 2006. – M63
- 4.16. M. Cvetanović, Z. Radivojević, Имплементација решења интеграције софтверских система, ТЕЛФОР III, pp. SAA-9.3-1-SAA-9.3-4, Београд, Nov, 2005. – M63
- 4.17. **M. Cvetanović**, Z. Radivojević, Динамички реверзни инжењеринг: Методологија за прикупљање података, YU INFO 2003, pp. 7.1.3-1-7.1.3-4, Копаоник, Србија и Црна Гора, Mar, 2003. – M63

Публикације у последњем изборном периоду

- 4.18. З. Радивојевић, **М. Цветановић**, Утврђивање сличности софтверског кода, LXVI ЕТРАН конференција 2022, Друштво за ЕТРАН, Београд и Академска мисао, Београд, Нови Пазар, Србија, Jun, 2022. – M61
- 4.19. Д. Драшковић, Т. Шекуларец, А. Србљановић, Б. Николић, Ј. Протић, **М. Цветановић**, П. Иваниш, М. Томашевић, Нови приступи у даљинској настави и раду стручних тела Електротехничког факултета Универзитета у Београду током пандемије Covid-19, XXVII скуп Трендови развоја - "Онлајн настава на универзитетима", pp. 6 - 11, Универзитет у Новом Саду - Факултет техничких наука, Нови Сад, Feb, 2021. – M63
- 4.20. Z. Radivojević, S. Stojanović, **M. Cvetanović**, Преглед симулатора погодних за држање наставе архитектуре и организације рачунара, Application of free software and open hardware PSSOH 2020, pp. 1-5, University of Belgrade – School of Electrical Engineering, Belgrade, Serbia, Oct, 2020. – M63
- 4.21. J. Rajić, E. Jovanović, K. Орачић, Р. Ђукић, Z. Radivojević, **M. Cvetanović**, Систем апликација за навигацију унутар затвореног простора, ТЕЛФОР XXVII, Београд, Nov, 2019. – M63

Д. Пројекти

1. Учешће на пројекту: Belgrade Data Innovation Hub (BELDIH) - European Federation Of Data Driven Innovation Hubs (EUHubs4Data) - HORIZON 2020, финансираног у оквиру Horizon 2020 cascading, 2022.
2. Учешће на пројекту: Geant GN4-3 на Универзитету у Београду, финансираног од стране Европске уније, 2018-2022.
3. Учешће на пројекту: „Моделовање грешака приликом уписа у ДНК користећи технике машинског учења”, Електротехнички факултет, финансиран у оквиру програма „Сарадња са дијаспором” Фонд за науку Републике Србије, 2021.
4. Учешће на пројекту: „Информационе технологије и савремено пословање (ЕДИТЕ)”, Електротехнички факултет, финансиран у оквиру програма „Развој високог образовања” Министарства просвете, науке и технолошког развоја, 2019.
5. Учешће на пројекту: „Систем за навигацију у комплексном затвореном простору употребом проширене реалности”, Иновациони центар Електротехничког факултета, финансиран у оквиру Програма иновационе делатности, 2018.

6. Учешће на пројекту: „Софтверски систем за ефикасну непосредну комуникацију са потрошачима”, Електротехнички факултет, финансиран у оквиру Програма иновационе делатности, 2018.
7. Учешће на пројекту: „Унапређење аналитичких капацитета Министарства просвете, науке и технолошког развоја и успостављање информационог система за предшколско васпитање и образовање у Републици Србији”, Министарство просвете, науке и технолошког развоја, 2018.
8. Учешће на пројекту: „Пројекат за преквалификације у ИТ сектору”, Електротехнички факултет, финансиран у оквиру програма за развој Уједињених нација, 2018.
9. Учешће на пројекту: Geant GN4-2 на Универзитету у Београду, финансираног од стране Европске уније, 2016-2017.
10. Учешће на пројекту: Geant GN4-1 на Универзитету у Београду, финансираног од стране Европске уније, 2015-2016.
11. Учешће на пројекту: „Развој дигиталних технологија и умрежених сервиса у системима са уграђеним електронским компонентама” на Електротехничком факултету у Београду, финансираног од стране Министарства просвете, науке и технолошког развоја, 2011-2019.
12. Учешће на пројекту: „Развој система за генерисање конфигурабилних симулатора дигиталних уређаја” на Електротехничком факултету у Београду, финансираног од стране министарства за науку и технологију, 2008-2011.
13. Учешће у улози консултанта на пројекту: „Пројектовање и развој информационог система ФИС” у Рачунском центру Електротехничког факултета у Београду, од 2009.
14. Учешће у улози консултанта на пројекту: „Пројектовање и развој информационог система ФИМЕС” у Рачунском центру Електротехничког факултета у Београду, од 2009.
15. Учешће на пројекту: ProSense на Електротехничком факултету у Београду, финансираног од стране Европске уније, 2008-2011.
16. Учешће на пројекту: „Систем за едукацију и електронско пословање преко интернета” на Електротехничком факултету у Београду, финансираног од стране министарства за науку и технологију, 2002-2004.
17. Развој и реализација наменског модула за рад са графичким картицама GeForce 2 типа за оперативни систем PLURIX у сарадњи са универзитетом у Улму, Немачка, 2002.
18. Пројекат телекомуникационе компаније за потребе интеграције система управљања наруџбинама. Систем је базиран на BEA WebLogic апликационом серверу, интегрисан са већ постојећим MQ Series сервером који се користи у систему велепродаје, систему наруџбине и наплате који се извршавају на Solaris системима. (Verizon Telecommunication), 2004-2006.
19. Пројекат интеграције система за управљање документима. Софтверске компоненте и сервиси написани у Borland C++ за Windows су прилагођени за Slackware 9.0 и база података редизајнирана а потом подешена за Oracle 9i и PL/SQL процедуре. (Raiffeisen Bank), 2004-2005.
20. Развој софтвера средњег слоја који је требао да задовољи потребе банке садистрибуираном инфраструктуром и бројним застатерним системима. Адаптери писани у C++ оглашавају BEA TUXEDO сервисе кроз имплементацију CORBA Object Manager користећи VisiBroker на HP-UX систему. (Czech National Bank), 2004-2005.

21. Пројекат у коме је развијен Windows 2000 USB управљачки програм (kernel device driver) на нивоу оперативног система за потребе сигурносног приступа подацима на екстерном систему (storage device). Више детаља је доступно само под уговором о неразоткривању пословних тајни са Verizon Data Services. (Verizon Telecommunication), 2004.
22. Развој и имплементација BEA Web Logic и Tuxedo адаптера 2004.
23. Учешће на пројекту: “Систем за едукацију и електронско пословање преко Интернета“ на Електротехничком факултету у Београду, финансираног од стране министарства за науку и технологију, 2002-2004.
24. Развој и реализација наменског модула за рад са графичким картицама GeForce 2 типа за оперативни систем PLURIX у сарадњи са универзитетом у Улму, Немачка, 2002.
25. Радио Телевизија Врање (РТВ), Југославија. РТВ је локална радио и ТВ станица. Радио сам као графички дизајнер, што је обухватало прављење 3D анимација (углавном употребом 3D студија и Lightwave-a, наравно и других програма за нелинеарну монтажу) док сам Scala Multimedia користио при емитовању уживо. 1995-2000.

Б. Остали резултати

Техничка и развојна решења (категорија M80 и M90)

1. Душан Букурецки, Саша Стојановић, Захарије Радивојевић, **Милош Цветановић** „Систем и метод за детекцију додира капацитивним сензорима,” 2012-2013. – M85
2. Саша Стојановић, **Милош Цветановић**, Захарије Радивојевић, Мирослав Бојовић, Вељко Милутиновић „Систем и поступак за откривање тест интерфејса дигиталних уређаја,” 2011-2013. – M85
3. Захарије Радивојевић, **Милош Цветановић** „Конфигурабилни симулатор дигиталних система,” 2006-2009. – M85
4. **Милош Цветановић**, Јован Марић, Захарије Радивојевић „Систем за даљинско прикупљање одговора фокус групе,” 2006-2007. – M85
5. **Miloš Cvetanović**, Jovan Marić “System and method for message processing and generation of multimedia contents remotely controlled” P-1166/04, PCT/YU2005/000034, WO/2006/072117, July 2006. – M92

Е. Приказ и оцена научног рада кандидата

Досадашњи научно-истраживачки рад др Милоша Цветановића реализован је у области рачунарске технике и информатике кроз већи број научно-истраживачких и стручних пројеката у областима: реверзног инжењерства, архитектуре и организације рачунара, симулације рачунарских система, база података и информационих система, обраде природних језика као и вештачке интелигенције.

Из целокупног опуса др Милоша Цветановића, се посебно могу истаћи резултати у области реверзног инжењерства који се тичу доприноса препознавању семантичке сличности између бинарних програма насталих употребом различитих преводаца и оптимизационих нивоа, а који потичу од истог изворног кода [1.4], [1.5]. Такође, у области трансакционе меморије где је дизајнирао ново решење којим се оптимизује извршавање трансакција након рестарта [1.2] и у области паралелизације алгоритама за потребе извршавања на рачунарским системима заснованим на токовима података [1.1].

У последњем изборном периоду др Милош Цветановић се бави развојем новог језика за опис архитектуре рачунарских система заснованом на функционалној декомпозицији [1.9]

чија је примена тренутно верификована за потребе логичког пројектовања информационих система. Такође, његова истраживања покривају различите аспекте употребе вештачке интелигенције [1.11], односно дизајна система аутоматизованог машинског учења, конкретно за потребе детекције аномалија у подацима [1.8], као и примени машинског учења за одређивање сентимента кратких текстова на српском језику [1.10] који имају изузетан значај за све језике који имају изазове проузроковане ограниченим ресурсима.

У бази података SCOPUS кандидат има 24 доступна документа, од којих су 11 радови у часописима са SCI листе, а који су укупно цитирани 92 пута. Према SCOPUS бази кандидат има h индекс 5.

Комисија констатује да је научни рад Милоша Цветановића, остварен кроз бројне и разматране референце, усмерен на примену метода уже научне области рачунарске технике и информатике у више актуелних области истраживања. Такође, комисија оцењује да је остварио доприносе како у теоријским разматрањима тако и у примењеним методама рачунарске технике и информатике, тако и у успостављању оквира за будућа истраживања у областима база података и информационих система, реверзног инжењерства, симулација рачунарских система као и архитектуре и организације рачунара.

Ж. Оцена испуњености услова

На основу прегледа и анализе целокупне наставне, научно-истраживачке и професионалне активности Милоша Цветановића, Комисија оцењује да је кандидат испунио све услове за први избор у звање ванредног професора, дефинисане важећим *Правилником о избору у звања наставника и сарадника Електротехничког факултета Универзитета у Београду*.

Одговарајући подаци дати су у следећој прегледној табели:

Захтевано	Остварено	Коментар
Има научни степен доктора наука - из уже научне области за коју се бира, стечен на акредитованом студијском програму и акредитованој високошколској установи или му је диплома доктора наука стечена у иностранству призната у складу са Законом о високом образовању, - или је код избора у звање дошло до промене уже научне области, докторска дисертација није из уже научне области за коју се кандидат бира, већ из сродне научне области Електротехнике и рачунарства, а из уже научне области за коју се бира, кандидат је том приликом имао у часописима са JCR листе ефективно најмање два пута већи број научних радова од броја дефинисаног за избор у одговарајуће звање, при чему су ти радови претежно из нове научне области.	Да	Из уже научне области за коју се бира. Дисертација одбрањена јуна 2012. године.
Има позитивну оцену способности за педагошки рад на основу студентских анкета.	Да	Просек расположивих оцена са студентских анкета за последњих пет школских година на предметима са више од 10 анкетираних

		студената су: 2017/18 г. 4,27 2018/19 г. 4,26 2019/20 г. 4,45 2020/21 г. 4,51 2021/22 г. 4.57 Просечна пондерисана оцена за период 2018-2022. на предметима са више од 10 анкетираних студената је 4,41.
Има позитивну оцену испуњавања радних обавеза у претходном изборном периоду.	Да	Редовно испуњава своје радне обавезе.
Има просечно ангажовање од најмање три часа активне наставе седмично у претходном изборном периоду.	Да	Више од 10 часова недељно
Има у целом опусу ефективно најмање три научна рада објављена у часописима са <i>JCR</i> листе, од којих ефективно најмање два из уже научне области за коју се бира.	Да	Номинално: 11 (3 M21, 3 M22, 5 M23) Ефективно: $6 \times 2/3 + 3 \times 2/4 + 1 \times 2/5 + 1 \times 2/20 = 6$ 6 Сви радови из уже научне области.
У целокупном опусу има најмање један рад из уже научне области за коју се бира, објављен у часопису са <i>JCR</i> листе, на коме је првопотписани аутор.	Да	Номинално: 2 (2 M22)
У периоду од последњег избора у звање ванредног професора има бар један рад објављен у часопису са <i>JCR</i> листе из научне области за коју се бира.	Да	Номинално: 4 (2 M21, 2 M23)
У периоду од последњег избора у звање ванредног професора има бар два рада објављена на међународним или домаћим скуповима.	Да	У периоду 2018-2022: 6 радова на међународним скуповима (M30), 4 радова на домаћим скуповима (M60).
Има најмање пет научних радова у целом опусу објављених на међународним или домаћим научним скуповима.	Да	У периоду 2003-2017: 14 радова на међународ. скуповима (M30), 17 радова на домаћим скуповима (M60).

Рецензирао је радове за научне часописе или конференције, био члан уређивачких одбора домаћих часописа или имао функције у међународним и домаћим научним и струковним организацијама.	Да	Рецензент је међународних часописа: IEEE Access (ISSN 2169-3536), IEEE Transactions on Education (ISSN 0018-9359), ACM Transactions on Computing Education (eISSN 1946-6226), Computer Applications in Engineering Education (ISSN 1061-3773), Computer Science and Information Systems / ComSIS (ISSN 1820-0214). Рецензирао је радове конференција ТЕЛФОР, ЕТРАН, PSSOH. Члан уредничког и научног одбора конференције PSSOH.
У целокупном опусу има оригинално стручно остварење (пројекат, студију, патент, оригинални метод и слично), односно руковођење или учешће у научним пројектима.	Да	Признат 1 патент, и учесник већег броја међународних и домаћих научних пројеката.
У периоду дефинисаном у члану 24, став 4, имао је ангажовање у настави бар двоструко веће од минималног, или је објавио уџбеник или помоћну наставну литературу, или је био натпросечно ангажован на научноистраживачким или комерцијалним пројектима, или је био ангажован на руководећим функцијама на Факултету.	Да	Више од 10 часова недељно, био је члан Савета факултета, члан је Статутарне комисије факултета.
У претходном петогодишњем периоду има испуњену најмање по једну одредницу из било која два од услова 1, 2 и 3 („изборни“ услови): 1. резултати стручно-професионалног рада кандидата, чије су ближе одреднице: 1.1. председник или члан уређивачког одбора научног часописа или зборника радова у земљи или иностранству; 1.2. председник или члан организационог одбора или учесник на стручним или научним скуповима националног или међународног нивоа; 1.3. председник или члан комисија за	Да	1.1 – члан је уредничког одбора конференције са зборником радова. 1.2. – члан научног одбора конференције и и учесник на стручним или научним скуповима националног или међународног нивоа. 1.3. – председник или члан комисија за израду завршних радова на основним, мастер и докторским студијама. 1.5. – руководиоца или сарадника у реализацији

израду завршних радова на основним, мастер и докторским студијама; 1.4. аутор или коаутор елабората или студија; 1.5. руководиоца или сарадника у реализацији пројеката; 1.6. иноватор, аутор/коаутор прихваћеног патента, техничког унапређења, експертиза, рецензија радова и пројеката; 1.7. носилац лиценце; 2. допринос академској и широј заједници, чије су ближе одреднице: 2.1. председник или члан органа управљања, стручног органа, помоћних стручних органа или комисија на Факултету или Универзитету ; 2.2. члан стручног, законодавног или другог органа и комисија у широј друштвеној заједници; 2.3. руковођење активностима од значаја за развој и углед Факултета, односно Универзитета; 2.4. руковођење или учешће у ваннаставним активностима студената; 2.5. учешће у наставним активностима који не носе ЕСПБ бодове (перманентно образовање, курсеви у организацији професионалних удружења и институција и слично), 2.6. домаће и међународне награде и признања у развоју образовања и науке. 3. сарадња са другим високошколским и научно-истраживачким установама у земљи и иностранству, чије су ближе одреднице: 3.1. учешће у реализацији пројеката, студија и других научних остварења са другим високошколским и/или научноистраживачким институцијама у земљи и иностранству;		пројеката. 1.6. – аутор прихваћеног патента. 2.1. – члан Савета, заменик шефа одсека, заменик члана Комисије за студије I степена. 2.2. – државни секретар у Министарства трговине, туризма и телекомуникација, директора Академске мреже Републике Србије – АМРЕС. 2.3. – руковођење пројектом опремања Факултета, већег броја факултета, Универзитета и других научних институција бежичном рачунарском мрежом (као директора АМРЕС). 3.1. – учешће на више пројеката са другим научно истраживачким институцијама. 3.2. – учешће у комисији за избор на другој високошколских установа. 3.3. – члан генералне скупштине Европске академске мреже Geant.
--	--	--

3.2. радно ангажовање у настави или комисијама на другим високошколским и/или научноистраживачким институцијама у земљи и иностранству; 3.3. руковођење радом или члан органа или професионалног удружења или организације националног или међународног нивоа; 3.4. учешће у програмима размене наставника и студената; 3.5. учешће у изради и спровођењу заједничких студијских програма; 3.6. гостовања и предавања по позиву на универзитетима у земљи или иностранству.		
--	--	--

Кандидат др Захарије Радивојевић:

А. Биографски подаци

Захарије Радивојевић, доктор електротехничких наука, је рођен 29.09.1978. године у Смедереву република Србија од мајке Ружице Радивојевић. Основну и средњу школу завршио је у Смедереву као један од најбољих ученика. Од ране младости исказивао је велико интересовање за природне науке. То стечено знање показивао је на многобројним такмичењима из природних наука. Поред интересовања за природне науке показао је интересовање и за историју, посебно националну историју.

Електротехнички факултет у Београду уписао је 1997. године. Након пет година дипломирао као један од најбољих студената у класи са просечном оценом 9.43 током студија и оценом 10 на дипломском. У току свог студирања све своје обавезе одрађивао у предвиђеном року.

Магистарску тезу под насловом „Методологија пројектовања реконфигурабилних симулатора дигиталних система” одбранио је јула 2006. године на Електротехничком факултету смер Архитектура и организација рачунарских система и код ментора проф. др Јована Ђорђевића и проф. др Вељка Милутиновића.

Докторску дисертацију под насловом „Методологија пројектовања симулатора архитектуре и организације рачунара” одбранио је јуна 2012. године на Електротехничком факултету код ментора проф. др Јована Ђорђевића.

Од марта 2003. запослен је на Електротехничком факултету у Београду. У периоду од марта 2003. године до фебруара 2013. године ради је на месту асистента приправника и асистента већем броју предмета, међу којима су: Основе рачунарске технике 1, Основе рачунарске технике 2, Архитектура рачунара, Архитектура и организација рачунара 1, Конкурентно и дистрибуирано програмирање. Од фебруара 2013. године ради као доцент, а од фебруара 2018. године ради као ванредни професор на предметима: Основи рачунарске технике 1 и 2, Архитектура рачунара, Архитектура и организација рачунара 1 и 2,

Инфраструктура за електронско пословање, Програмирање мобилних уређаја, Практикум из пословне комуникације и презентације, Практикум из основа рачунарске технике. Од октобра 2008 године ангажован је као саветник управника Рачунског центра Електротехничког факултета.

Коаутор је десет радова у међународним часописима са *impact* фактором са *SCI* листе, седам радова у домаћем часопису, педесет радова на међународним и домаћим конференцијама. Учествовао је на пројектима финансираним од стране министарства просвете, науке и технолошког развоја и фонда за науку. Рецензирао је радове за часописе *Computer Applications in Engineering Education*, *ComSis*, *Transactions on Mobile Computing*, *TelforJournal*, Техника, као и за конференције *ECBS*, *ЕТРАН* и *ТЕЛФОР*. Члан научног одбора конференције *PSSOH*, члан програмског одбора конференције *ECBS 2021*. На конференцијама *ZINC* и *ТЕЛФОР* био је и председавајући сесија. Учествовао је у изради и спровођењу заједничког мастер студијског програма ЕТФ-а и ФОН-а под називом „Напредне информационе технологије у дигиталној трансформацији”. Обављао је послове: в.д. продекана за финансије; члана дисциплинске комисије; члана, потпредседника и председника Комисије за студије другог степена; као и заменика члана Комисије за студије трећег степена Електротехничког факултета.

Област научног истраживања обухвата пројектовање симулатора, архитектуру и организацију рачунара, конкурентно и дистрибуирано програмирање, анализу података и реверзно инжењерство.

Б. Дисертације

- 1.3. **Захарије Радивојевић**, "Методологија пројектовања симулатора архитектуре и организације рачунара," докторска дисертација, Електротехнички факултет универзитета у Београду, 4. јун 2012.
- 1.4. **Захарије Радивојевић**, "Методологија пројектовања реконфигурабилних симулатора дигиталних система," магистарска теза, Електротехнички факултет универзитета у Београду, 14. јул 2006.

В. Наставна активност

На Електротехничком факултету Захарије Радивојевић је држао или тренутно држи предавања из предмета: Основе рачунарске технике 1 и 2, Архитектура рачунара, Архитектура и организација рачунара 1 и 2, Организација рачунара, Инфраструктура за електронско пословање, Конкурентно и дистрибуирано програмирање, Програмирање мобилних уређаја, Практикум из основа рачунарске технике, Практикум из пословне комуникације и презентације, Дистрибуирани рачунарски системи, Програмирање уграђених система, Сензорске мреже и Одабрана поглавља из архитектуре рачунарских система.

На Електротехничком факултету Захарије Радивојевић је држао вежбе из предмета: Основе рачунарске технике 1, Основе рачунарске технике 2, Архитектура рачунара, Архитектура и организација рачунара 1, Конкурентно и дистрибуирано програмирање, Основи рачунарске технике, Дистрибуирани рачунарски системи, Програмирање 1, Практикум из коришћења рачунара, Практикум из основа рачунарске технике, Организација рачунара, Практикум из организације рачунара, Практикум из програмирања 1.

Просечна оцена на студентској анкети за све предмете на којима је био ангажован у току једне школске године (само оцене са предмета на којима је анкету радило бар 10 студената) за последњих пет школских година за које су доступни резултати су:

Школска година	2017/18.	2018/19.	2019/20.	2020/21.	2021/22.
----------------	----------	----------	----------	----------	----------

Просечна оцена	4,52	4,41	4,59	4,66	4,62
----------------	------	------	------	------	------

Захарије Радивојевић је у периоду од избора у звање ванредног професора био руководилац 32 завршна рада на основним, 8 завршна рада на мастер студијама, а био је и коментор при изради 1 докторске дисертације. У периоду од избора у звање ванредног професора био је члан комисије за израду 1 дипломског рада, 13 завршних радова на основним, 67 завршна рада на мастер студијама, и 2 докторске дисертације.

Захарије Радивојевић је био члан 16 комисије за избор у звање и то:

др Марије Пунт у звање ванредног професора на Универзитету у Београду - Електротехничком факултету, 2022.

Владимира Јоцковића, Уроша Раденковића, Марка Мићивића и Алексе Србљановића у звање асистента на Универзитету у Београду - Електротехничком факултету, 2022.

Маје Вукасовић и Филипа Хацића у звање асистента на Универзитету у Београду - Електротехничком факултету, 2021.

др Марије Пунт у звање доцента на Универзитету у Београду - Електротехничком факултету, 2021.

мр Драгана Антића у звање предавача на Високој медицинској школи струковних студија у Ћуприји, 2021.

Сање Делчев за асистента на Универзитету у Београду - Електротехничком факултету, 2021.

Стефана Тубића за асистента на Универзитету у Београду - Електротехничком факултету, 2020.

др Зорана Бабовића у звање научног сарадника на Универзитету у Београду - Електротехничком факултету, 2019.

др Донија Працнера у звање доцента на Универзитету у Новом Саду – Природно-математички факултет, 2019.

Филипа Хацића у звање асистента на Универзитету у Београду - Електротехничком факултету, 2018.

Владимира Јоцковића, Уроша Раденковића и Марка Мићивића у звање асистента на Универзитету у Београду - Електротехничком факултету, 2018.

др Ненада Королије у звање научног сарадника на Универзитету у Београду - Електротехничком факултету, 2017.

др Жарка Станисављевића у звање ванредног професора на Универзитету у Београду, 2020.

Стефана Тубића за асистента на Универзитету у Београду - Електротехничком факултету, 2017.

Милане Проданов за асистента на Универзитету у Београду - Електротехничком факултету, 2017.

мр Драгана Антића у звање предавача на Високој медицинској школи струковних студија у Ћуприји, 2016.

Захарије Радивојевић је коаутор универзитетских уџбеника и приручника:

З. Радивојевић, И. Икодиновић, З. Јовановић, *Конкурентно и дистрибуирано програмирање*, друго измењено и допуњено издање: Академска мисао, 2018, ISBN 978-86-7466-724-8.

Ј. Ђорђевић, М. Пунт, **З. Радивојевић**, Ж. Станисављевић, *Архитектура и организација рачунара: Систем за рад са симулатором - Архитектура и организација рачунарског система*, Електротехнички факултет, 2018, ISBN 978-86-7225-087-9.

Ј. Ђорђевић, **З. Радивојевић**, Ж. Станисављевић, М. Пунт, *Архитектура и организација рачунара: Систем за рад са симулатором - Архитектура и организација меморијског система*, Електротехнички факултет, 2018, ISBN 978-86-7225-087-5.

Ј. Ђорђевић, **З. Радивојевић**, М. Пунт, Ж. Станисављевић, *Основи рачунарске технике*, Академска мисао, 2017, ISBN 978-86-7466-669-2.

Ј. Ђорђевић, **З. Радивојевић**, Д. Драшковић, Ж. Станисављевић, М. Пунт, К. Миленковић, Основи рачунарске технике: Прекидачке мреже - збирка решених задатака, Академска мисао, 2016, ISBN 978-86-7466-587-9.

Ј. Ђорђевић, **З. Радивојевић**, М. Пунт, Ј. Протић, Д. Милићев, А. Миленковић, Б. Николић, Основи рачунарске технике: Пројектовање уређаја – Збирка решених задатака, Академска мисао 2014, ISBN 978-86-7466-508-4.

З. Радивојевић, М. Пунт, Б. Николић, Б. Лазић, Ј. Ђорђевић, Основи рачунарске технике 1, Академска мисао, 2009, ISBN 978-86-7466-349-3.

З. Радивојевић, И. Икодиновић, З. Јовановић, Конкурентно и дистрибуирано програмирање: Академска мисао, 2008, ISBN 978-86-7466-318-9.

Ј. Ђорђевић, Н. Грбановић, Б. Николић, **З. Радивојевић**, М. Пунт, Архитектура рачунара, Едукациони рачунарски систем, Приручник за симулацију са задацима, Академска мисао, 2008, 3. измењено и допуњено издање, ISBN 978-86-7466-339-4.

Ј. Ђорђевић, Н. Грбановић, Б. Николић, **З. Радивојевић**, Архитектура рачунара, Едукациони рачунарски систем, Приручник за симулацију са задацима, Академска мисао, 2004, 1. издање, ISBN 86-7466-129-7.

Ј. Ђорђевић, Б. Николић, **З. Радивојевић**, Основи рачунарске технике I : практикум. - Београд : Академска мисао : Електротехнички факултет, 2004, ISBN 86-7466-152-1.

Сарадник на поглављу књиге Milutinovic, V., Patricelli, F., et al., "E-Business and E-Challenges," IOS Press, 2002. Foreword: Jerome Friedman (MIT), Nobel Laureate, ISBN:1 58603 276 3.

Г. Библиографија научних и стручних радова

5. Радови у међународним научним часописима са импакт фактором (категорија M20)

Публикације пре последњег изборног периода

- 1.1. Miloš Cvetanović, **Zaharije Radivojević**, Veljko Milutinović, "Restart optimization for transactional memory with lazy conflict detection," International Journal of Parallel Programming, vol. 45, no. 3, pp. 482-507, doi: 10.1007/s10766-016-0411-z, January 2017, ISSN: 0885-7458, IF: 1.156. – M22
- 1.2. Vladimir Blagojević, Dragan Bojić, Miroslav Bojović, Miloš Cvetanović, Jovan Đorđević, Đorđe Đurđević, Bojan Furlan, Slavko Gajin, Zoran Jovanović, Dragan Milićev, Veljko Milutinović, Boško Nikolić, Jelica Protić, Marija Punt, **Zaharije Radivojević**, Žarko Stanisavljević, Saša Stojanović, Igor Tartalja, Milo Tomašević, Pavle Vuletić, "A Systematic Approach to Generation of New Ideas for PhD Research in Computing," Advances in Computers, vol. 104, pp. 1-31, doi: 10.1016/bs.adcom.2016.09.001, February 2017, ISSN: 0065-2458, IF: 0.789. – M23
- 1.3. **Zaharije Radivojević**, Miloš Cvetanović, Saša Stojanović, "Comparison of Binary Procedures: A Set of Techniques for Evading Compiler Transformations," Computer Journal, vol. 59, no. 1, pp. 106-118, doi: 10.1093/comjnl/bxv076, March 2015, ISSN: 0010-4620, IF: 1.000. – M22
- 1.4. Saša Stojanović, **Zaharije Radivojević**, Miloš Cvetanović, "Approach for Estimating Similarity between Procedures in Differently Compiled Binaries," Information and Software Technology, vol. 58, pp. 259-271, doi: 10.1016/j.infsof.2014.06.012, February 2015, ISSN: 0950-5849, IF: 1.569. – M21

- 1.5. Miloš Cvetanovic, **Zaharije Radivojevic**, Vladimir Blagojevic, Miroslav Bojovic, "ADVICE–Educational System for Teaching Database Courses," IEEE Transactions on Education, vol. 54, no. 3, pp. 398-409, doi: 10.1109/TE.2010.2063431, August 2011, ISSN: 0018-9359, IF 1.165. – M22
- 1.6. Boško Nikolić, **Zaharije Radivojević**, Jovan Đorđević, Veljko Milutinović, "Survey and Evaluation of Simulators Suitable for Teaching Courses in Computer Architecture and Organization," IEEE Transactions on Education, vol. 52, no. 4, pp. 449-458, doi: 10.1109/TE.2008.930097, November 2009, ISSN: 0018-9359, IF 0.822. – M22
- 1.7. **Zaharije Radivojević**, Miloš Cvetanović, Zoran Jovanović, "Reengineering the SLEEP simulator in a concurrent and distributed programming course," Computer Applications in Engineering Education, vol. 19, no. n/a, pp. 1-13, doi: 10.1002/cae.20527, February 2011, ISSN: 1099-0542, IF 0.321. – M23

Публикације у последњем изборном периоду

- 1.8. Miloš Kotlar, Marija Punt, **Zaharije Radivojević**, Miloš Cvetanović, Veljko Milutinović, "Novel Meta-Features for Automated Machine Learning Model Selection in Anomaly Detection," IEEE ACCESS, vol. 9, pp. 89675-89687, doi: 10.1109/ACCESS.2021.3090936, Jun 2021, ISSN: 2169-3536, IF 3.745. – M21
- 1.9. Stefan Tubić, Miloš Cvetanović, **Zaharije Radivojević**, Saša Stojanović, "Annotated functional decomposition," Computer Applications in Engineering Education, vol. 29, no. 5, pp. 1390-1402, doi: 10.1002/cae.22394, January 2021, ISSN: 1061-3773, IF 1.532. – M23
- 1.10. **Zaharije Radivojević**, Žarko Stanisavljević, Marija Punt, "Configurable simulator for computer architecture and organization," Computer Applications in Engineering Education, vol. 26, no. 5, pp. 1711-1724, doi: 10.1002/cae.22034, July 2018, ISSN: 1061-3773, IF 1.435 – M23

6. Радови у домаћим научним и стручним часописима (категорија M50)

Публикације пре последњег изборног периода

- 2.1. Katarina Berta, Saša Stojanović, Miloš Cvetanović, **Zaharije Radivojević**, "Estimation of Similarity between Functions Extracted from x86 Executable Files," Serbian Journal of Electrical Engineering, vol. 12, no. 2, pp. 253-262, doi: 10.2298/SJEE1502253B, January 2015, ISSN: 1451-4869. – M51
- 2.2. Ranko Radovanović, **Zaharije Radivojević**, Miloš Cvetanović, "Distributed air traffic control simulator," Telfor Journal, vol. 5, no. 1, pp. 65-70, October 2013, ISSN: 1821-3251. – M53
- 2.3. Dušan Radivojević, Dražen Drašković, **Zahraije Radivojević**, Miloš Cvetanović, "Java Based Tool for Fault Detection Processing and Result Visualization," Serbian Journal of Electrical Engineering, vol. 10, no. 1, pp. 185-198, doi: 10.2298/SJEE1301185R, February 2013, ISSN: 1451-4869. – M51
- 2.4. **Zahraije Radivojević**, Miloš Cvetanović, Veljko Milutinović, "Data Mining: A Brief Overview and Recent IPSI Research," Transactions on Internet Research, vol. 2, no. 2, pp. 32-37, July 2006, ISSN 1820-4503. – M53

Публикације у последњем изборном периоду

- 2.5. Branislava Cvetić, **Zaharije Radivojević**, "Application of Machine Learning in the Process of Classification of Advertised Jobs," International Journal of Electrical

- Engineering and Computing, vol. 4, no. 2, pp. 93-100, doi: 10.7251/IJEEC2002093C, December 2020, ISSN: 2566-3682. – M53
- 2.6. Nikola Pejić, Miloš Cvetanović, **Zaharije Radivojević**, "Comparing Assembler Procedures by Analyzing Sequences of Opcodes," Telfor Journal, vol. 12, no. 1, pp. 46-49, doi: 10.5937/telfor2001046P, July 2020, ISSN: 1821-3251. – M53
- 2.7. M. S. Eremija, N. R. Ilić, M. Cvetanović, J. Protić, **Z. Radivojević**, "Identity Provider Deployment Based on Container Technology," Telfor Journal, vol. 10, no. 2, pp. 97-101, doi: 10.5937/telfor1802097E, 2018, ISSN: 1821-3251. – M53

7. Радови на међународним научно-стручним конференцијама (категорија M30)

Публикације пре последњег изборног периода

- 3.1. V. Nikolić, S. Stojanović, **Z. Radivojević**, M. Cvetanović, In vehicle passenger presence detection system, 4th IcETRAN international conference, pp. RTI1.2-1-RTI1.2-6, Society for Electronics, Telecommunications, Computers, Automatic Control and Nuclear Engineering, Kladovo, Serbia, Jun, 2017. – M33
- 3.2. Đ. Pešić, **Z. Radivojević**, M. Cvetanović, A Survey and Evaluation of Free and Open Source Simulators Suitable for Teaching Courses in Wireless Sensor Networks, MIPRO 2017 - 40th jubilee international convention on information and communication technology, electronics and microelectronics, pp. 1001-1006, MIPRO, Opatija, Croatia, May, 2017. – M33
- 3.3. **Z. Radivojević**, M. Cvetanović, Restart optimization using incremental context saving in hardware transactional memory, 16th Workshop Software Engineering Education and Reverse Engineering, DAAD, Jahorina, Bosnia and Herzegovina, Aug, 2016. – M35
- 3.4. S. Stojanović, M. Cvetanović, **Z. Radivojević**, Using software metrics for estimating code similarities in binaries, 15th Workshop Software Engineering Education and Reverse Engineering, DAAD, Bohinj, Slovenija, Sep, 2015. – M35
- 3.5. **Z. Radivojević**, S. Stojanović, M. Cvetanović, Detecting software clones in binaries, 14th Workshop Software Engineering Education and Reverse Engineering, DAAD, Sinaia, Romania, Aug, 2014. – M35
- 3.6. R. Radovanović, M. Cvetanović, **Z. Radivojević**, Implementation of Distributed Air Traffic Control Simulator, 13th Workshop Software Engineering Education and Reverse Engineering, Bansko, Bulgaria, Aug, 2013. – M35
- 3.7. M. Cvetanović, **Z. Radivojević**, Teaching Database Courses Using Educational System ADVICE, 12th Workshop Software Engineering Education and Reverse Engineering, pp. 4.9-1-4.9-1, Opatija, Croatia, Sep, 2012. – M35
- 3.8. L. Luić, D. Kalpić, M. Bojović, B. Milašinović, **Z. Radivojević**, Principal risk in implementation of a sophisticated ERP system at a higher education institutions, 10th International Conference on Telecommunication in Modern Satellite Cable and Broadcasting Services (TELSIKS), pp. 357-360, Niš, Serbia, Oct, 2012. – M33
- 3.9. **Z. Radivojević**, M. Cvetanović, J. Đorđević, Design of the simulator for teaching computer architecture and organization, 2nd Eastern European Regional Conference on the Engineering of Computer Based Systems ECBS-EERC 2011, pp. 124-130, Bratislava, Slovakia, Sep, 2011. – M33
- 3.10. **Z. Radivojević**, M. Cvetanović, Teaching the simulator design in Java, 11th Workshop Software Engineering Education and Reverse Engineering, pp. 3.5-1-3.5-1, Ohrid, Macedonia, Aug, 2011. – M35

- 3.11. **Z. Radivojević**, L.J. Samardžić, M. Cvetanović, Implementation Of The Discrete Event Simulator Based On Distributed Processing, 10th Workshop Software Engineering Education and Reverse Engineering, pp. 0511-1-0511-1, Ivanjica, Serbia, Sep, 2010. – M35
- 3.12. **Z. Radivojević**, M. Cvetanović, Introduction to Grid Computing to students attending Concurrent and Distributed Programming courses, 8th Workshop Software Engineering Education and Reverse Engineering, pp. 3.4-1-3.4-1, Durres, Albania, Sep, 2008. – M35
- 3.13. M. Cvetanović, **Z. Radivojević**, Security Architecture of the Distributed System – Layered Approach, SSGRR2003S, pp. 314-1-314-4, L'Aquila, Italy, Jul, 2003. – M33
- 3.14. **Z. Radivojević**, M. Cvetanović, Data Gathering Phase of the Dynamic Reverse Engineering, IPSI-2003, pp. 57-1-57-4, Sveti Stefan, Montenegro, Oct, 2003. – M33
- 3.15. **Z. Radivojević**, I. Toškov, Virtual Marketplace: Software Agent Design (Data Analysis), SSGRR2003W, pp. 233-1-233-4, L'Aquila, Italy, Jan, 2003. – M33
- 3.16. **Z. Radivojević**, Ž. Adamović, Virtual Marketplace on the Internet, SSGRR2002S, pp. 332-1-332-12, L'Aquila, Italy, Jul, 2002. – M33

Публикације у последњем изборном периоду

- 3.17. M. Cvetanović, **Z. Radivojević**, S. Tubić, An approach for software design and development, SINTEZA 2022, pp. 154-162, Belgrade, Serbia, Apr, 2022. – M31
- 3.18. I. Vurdelja, E. Vučeljić, J. Medarević, M. Marković, M. Janković, **Z. Radivojević**, Smart Body Sensor Network for Logging of Activities of Daily Living, ECBS 2021: 7th Conference on the Engineering of Computer Based Systems, pp. 1-10, Association for Computing MachineryNew YorkNYUnited States, Novi Sad, Serbia, May, 2021. – M33
- 3.19. I. Blažić, M. Mišić, **Z. Radivojević**, Source Code Quality Evaluation Using Network Science, 7th International Conference on Electrical, Electronic and Computing Engineering IcETRAN 2020, pp. RTI 2.1.1-RTI 2.1.6, ETRAN Society, Belgrade, Academic Mind, Belgrade, Belgrade, Serbia, Sep, 2020. – M33
- 3.20. U. Radenkovic, M. Micovic, **Z. Radivojević**, A mechanism for mitigation of branch prediction calculation latency, ICIST 2020 - 10th International Conference on Information Society and Technology, pp. 146-149, Society for Information Systems and Computer Networks, Копаоник, Србија, Mar, 2020. – M33
- 3.21. **Z. Radivojević**, M. Cvetanović, S. Stojanović, Challenges in designing educational information system, Cooperation at Academic Informatics Education across Balkan Countries and Beyond: The Impact of Informatics to Society, pp. 35-36, DAAD, Jelsa, Croatia, Sep, 2019. – M34
- 3.22. N. Pejić, M. Cvetanović, **Z. Radivojević**, Estimating similarity between differently compiled procedures using neural networks, ТЕЛФОР XXVII, Belgrade, Nov, 2019. – M33
- 3.23. **Z. Radivojević**, M. Cvetanović, S. Stojanović, Challenges in the use of indoor navigation and augmented reality in complex space, Cooperation at Academic Informatics Education across Balkan Countries and Beyond, pp. 40-41, Primošten, Croatia, Sep, 2018. – M34
- 3.24. I. Rajnpreht, M. Punt, **Z. Radivojević**, An Interactive Game for Supporting Logic Circuit Design Education, 2018 Zooming Innovation in Consumer Technologies Conference (ZINC), pp. 13-17, Novi Sad, Serbia, May, 2018. – M33
- 3.25. M. Prodanov, M. Punt, N. Miljković, **Z. Radivojević**, Software module for processing EEG signals in a biofeedback based system, 2018 Zooming Innovation

- in Consumer Technologies Conference (ZINC), pp. 158-161, IEEE, Novi Sad, Serbia, May, 2018. – M33
- 3.26. F. Hadžić, **Z. Radivojević**, M. Punt, Using bitmask for reservation stations notification in systems with pipelined ALU, 2018 Zooming Innovation in Consumer Technologies Conference (ZINC), Novi Sad, Serbia, May, 2018. – M34
- 3.27. M. Cvetanović, **Z. Radivojević**, S. Stojanović, Detection of a dual licensing violation, Application of free software and open hardware PSSOH 2018, pp. 7-7, University of Belgrade – School of Electrical Engineering, Belgrade, Serbia, Oct, 2018. – M34

8. Радови на домаћим научно-стручним конференцијама (категорија M60)

Публикације пре последњег изборног периода

- 4.1. S. Tubić, M. Cvetanović, **Z. Radivojević**, S. Stojanović, Имплементација софтвера за филтрирање нежељених порука употребом класификационих алгоритама, 61. конференција "ЕТРАН 2017", pp. RT3.5-1-RT3.5-7, Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Кладово, Србија, Jun, 2017. – M63
- 4.2. B. Bogojević, M. Cvetanović, S. Stojanović, **Z. Radivojević**, System for indoor navigation, YUInfo 2017, pp. 68-73, Информационо друштво Србије, Копаоник, Mar, 2017. – M63
- 4.3. N. Trifunovic, M. Kotlar, O. Andric, P. Trifunovic, S. Stojanovic, M. Cvetanovic, **Z. Radivojevic**, M. Punt, V. Milutinovic, Experiences in the Teaching of a New Computing Paradigm: DataFlow Supercomputing, ТЕЛФОР XXV, pp. 864-867, Београд, Nov, 2017. – M63
- 4.4. M. Eremija, N. Ilić, M. Cvetanović, J. Protić, **Z. Radivojević**, Identity Provider Deployment Based on Container Technology, ТЕЛФОР XXV, pp. 637-640, Београд, Nov, 2017. – M63
- 4.5. B. Stankić, D. Kojić, M. Cvetanović, M. Dukić, S. Stojanović, **Z. Radivojević**, ERLE: Embedded Run Length image Encoding, ТЕЛФОР XXII, pp. 975-978, Београд, Nov, 2014. – M63
- 4.6. M. Dobromirović, S. Stojanović, M. Cvetanović, **Z. Radivojević**, Overview of several implementation of a gaze point detection using low-resolution camera, YUInfo 2013, pp. 249-254, Информационо друштво Србије, Копаоник, Mar, 2013. – M63
- 4.7. D. Radivojević, D. Drašković, **Z. Radivojević**, M. Cvetanović, Једна имплементација алата за обраду и визуелизацију сигнала у Јава програмском језику, 56. конференција "ЕТРАН 2012", pp. RT1.7-1-RT1.7-4, Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Златибор, Србија, Jun, 2012. – M63
- 4.8. R. Radovanović, **Z. Radivojević**, M. Cvetanović, Једна имплементација симулатора контроле летења, ТЕЛФОР XX, pp. 1681-1684, Београд, Nov, 2012. – M63
- 4.9. A. Radisavljević, M. Cvetanović, **Z. Radivojević**, Симулатор електронских компоненти осетљивих на додир, ТЕЛФОР XIX, pp. 1536-1539, Београд, Nov, 2011. – M63
- 4.10. **Z. Radivojević**, M. Cvetanović, Интеграција ЈРС симулатора у конфигурабилни симулатор кеш меморије, 54. конференција "ЕТРАН 2010", pp. RT6.11-1-RT6.11-4, Друштво за електронику, телекомуникације,

- рачунарство, аутоматику и нуклеарну технику, Доњи Милановац, Србија, Јун, 2010. – М63
- 4.11. LJ. Samardžić, **Z. Radivojević**, M. Cveticanović, Имплементација симулационог нивоа симулатора дискретних догађаја базирана на дистрибуираној обради, 53. конференција "ЕТРАН 2009", pp. RT1.4-1-RT1.4-4, Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Врњачка Бања, Србија, Јун, 2009. – М63
 - 4.12. M. Cveticanović, **Z. Radivojević**, Визуелни симулатор базиран на гريد технологијама у настави из конкурентног и дистрибуираног програмирања, 52. конференција "ЕТРАН 2008", pp. RT6.3-1-RT6.3-4, Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Палић, Србија, Јун, 2008. – М63
 - 4.13. **Z. Radivojević**, M. Cveticanović, Дизајн симулатора дискретних догађаја опште намене, 50. конференција "ЕТРАН 2006", Друштво за електронику, телекомуникације, рачунарство, аутоматику и нуклеарну технику, Београд, Србија, Јун, 2006. – М63
 - 4.14. J. Vujnić, **Z. Radivojević**, M. Cveticanović, OLIGARCH Дизајн симулатора архитектуре рачунара, ТЕЛФОР XIV, pp. 600-603, Београд, Нов, 2006. – М63
 - 4.15. M. Cveticanović, **Z. Radivojević**, Имплементација решења интеграције софтверских система, ТЕЛФОР III, pp. SAA-9.3-1-SAA-9.3-4, Београд, Нов, 2005. – М63
 - 4.16. M. Cveticanović, **Z. Radivojević**, Динамички реверзни инжењеринг: Методологија за прикупљање података, YU INFO 2003, pp. 7.1.3-1-7.1.3-4, Копаоник, Србија и Црна Гора, Мар, 2003. – М63

Публикације у последњем изборном периоду

- 4.17. **З. Радивојевић**, M. Цветановић, Утврђивање сличности софтверског кода, LXVI ЕТРАН конференција 2022, Друштво за ЕТРАН, Београд и Академска мисао, Београд, Нови Пазар, Србија, Јун, 2022. – М61
- 4.18. Б. Цветић, **З. Радивојевић**, Примјена машинског учења у процесу класификације оглашених радних мјеста, XIV међународни симпозијум ИНФОТЕХ-ЈАХОРИНА 2020, pp. 146-151, Јахорина, Источно Сарајево, Република Српска, Босна и Херцеговина, Мар, 2020. – М63
- 4.19. **Z. Radivojević**, S. Stojanović, M. Cveticanović, Преглед симулатора погодних за држање наставе архитектуре и организације рачунара, Application of free software and open hardware PSSOH 2020, pp. 1-5, University of Belgrade – School of Electrical Engineering, Belgrade, Serbia, Oct, 2020. – М63
- 4.20. У. Раденковић, М. Мићовић, Ф. Хацић, **З. Радивојевић**, Алат за тестирање система за предвиђање скокова, Зборник радова 25. научне конференције "YU INFO 2019", pp. 77-82, Информационо друштво Србије, Копаоник, Србија, Мар, 2019. – М63
- 4.21. Б. Цветић, **З. Радивојевић**, Примјена Века софтвера и конволуцијских неуронских мрежа у процесу класификовања дигиталних фотографија, XVIII међународни симпозијум ИНФОТЕХ-ЈАХОРИНА 2019, pp. 224-229, Јахорина, Источно Сарајево, Република Српска, Босна и Херцеговина, Мар, 2019. – М63
- 4.22. J. Rajić, E. Jovanović, K. Орачић, P. Ђukić, **Z. Radivojević**, M. Cveticanović, Систем апликација за навигацију унутар затвореног простора, ТЕЛФОР XXVII, Београд, Нов, 2019. – М63

- 4.23. Ф. Хаџић, **З. Радивојевић**, М. Мићовић, У. Раденковић, Конфигурабилне аритметичко логичке јединице реализоване коришћењем проточне обраде, Зборник радова 24. научне конференције "YU INFO 2018", pp. 111-116, Информационо друштво Србије, Копаоник, Србија, Маг, 2018. – М63

Д. Пројекти

1. Учешће на пројекту: Belgrade Data Innovation Hub (BELDIH) - European Federation Of Data Driven Innovation Hubs (EUHubs4Data) - HORIZON 2020, финансираног у оквиру Horizon 2020 cascading, 2022.
2. Учешће на пројекту: „Моделовање грешака приликом уписа у ДНК користећи технике машинског учења”, Електротехнички факултет, финансиран у оквиру програма „Сарадња са дијаспором” Фонд за науку Републике Србије, 2021.
3. Учешће на пројекту: „Advancing novel textual similarity-based solutions in software development (AVANTES)”, Електротехнички факултет, финансиран у оквиру програма „АИ” Фонд за науку Републике Србије, 2020.
4. Учешће на пројекту: „Информационе технологије и савремено пословање (ЕДИТЕ)”, Електротехнички факултет, финансиран у оквиру програма „Развој високог образовања” Министарства просвете, науке и технолошког развоја, 2019.
5. Учешће на пројекту: „Систем за навигацију у комплексном затвореном простору употребом проширене реалности”, Иновациони центар Електротехничког факултета, финансиран у оквиру Програма иновационе делатности, 2018.
6. Учешће на пројекту: „Унапређење аналитичких капацитета Министарства просвете, науке и технолошког развоја и успостављање информационог система за предшколско васпитање и образовање у Републици Србији”, Министарство просвете, науке и технолошког развоја, 2018.
7. Учешће на пројекту: „Пројекат за преквалификације у ИТ сектору”, Електротехнички факултет, финансиран у оквиру програма за развој Уједињених нација, 2018.
8. Учешће на пројекту: „УНАР-Унапређење наставе из архитектуре рачунара”, Електротехнички факултет, финансиран у оквиру програма „Развој високог образовања” Министарства просвете, науке и технолошког развоја, 2018.
9. Учешће на пројекту: „Women Writers in History - Toward a New Understanding of European Literary Culture”, финансиран у оквиру ISCH COST Action IS0901, 2013-2014.
10. Учешће на пројекту: „Развој дигиталних технологија и умрежених сервиса у системима са уграђеним електронским компонентама” на Електротехничком факултету у Београду, финансираног од стране Министарства просвете, науке и технолошког развоја, 2011-2019.
11. Учешће на пројекту: „Развој система за генерисање конфигурабилних симулатора дигиталних уређаја” на Електротехничком факултету у Београду, финансираног од стране министарства за науку и технологију, 2008-2011.
12. Учешће у улози консултанта на пројекту: „Пројектовање и развој информационог система ФИС” у Рачунском центру Електротехничког факултета у Београду, од 2009.
13. Учешће у улози консултанта на пројекту: „Пројектовање и развој информационог система ФИМЕС” у Рачунском центру Електротехничког факултета у Београду, од 2009.

14. Учешће на пројекту: SEE-GRID-SCI на Електротехничком факултету у Београду, финансираног од стране Европске уније, 2008-2010.
15. Учешће на пројекту: Power plants Robustification based On fault Detection and Isolation algorithms на Електротехничком факултету у Београду, финансираног од стране Европске уније, 2008-2011.
16. Учешће на пројекту: ProSense на Електротехничком факултету у Београду, финансираног од стране Европске уније, 2008-2011.
17. Учешће на пројекту: SEE-GRID 2 на Електротехничком факултету у Београду, финансираног од стране Европске уније, 2006-2008.
18. Учешће на пројекту: „Систем за едукацију и електронско пословање преко интернета” на Електротехничком факултету у Београду, финансираног од стране министарства за науку и технологију, 2002-2004.
19. Развој и реализација наменског модула за рад са графичким картицама GeForce 2 типа за оперативни систем PLURIX у сарадњи са универзитетом у Улму, Немачка, 2002.
20. Пројектовање софтверских агената за интернет филтрирање, на Електротехничком факултету у Београду, 2002.

Б. Остали резултати

Техничка и развојна решења (категорија M80 и M90)

1. Душан Букурецки, Саша Стојановић, **Захарије Радивојевић**, Милош Цветановић „Систем и метод за детекцију додира капацитивним сензорима,” 2012-2013. – M85
2. Саша Стојановић, Милош Цветановић, **Захарије Радивојевић**, Мирослав Бојовић, Вељко Милутиновић „Систем и поступак за откривање тест интерфејса дигиталних уређаја,” 2011-2013. – M85
3. **Захарије Радивојевић**, Милош Цветановић „Конфигурабилни симулатор дигиталних система,” 2006-2009. – M85
4. Милош Цветановић, Јован Марић, **Захарије Радивојевић** „Систем за даљинско прикупљање одговора фокус групе,” 2006-2007. – M85

Е. Приказ и оцена научног рада кандидата

Досадашњи научно-истраживачки рад др Захарија Радивојевића реализован је у области рачунарске технике и информатике кроз већи број научно-истраживачких и стручних пројеката у областима: пројектовање симулатора, архитектура и организација рачунара, конкурентно и дистрибуирано програмирање, анализу података и реверзно инжењерство.

Из целокупног опуса др Захарија Радивојевића, се посебно могу истаћи резултати у области архитектуре и организације рачуна, односно трансакционе меморије и пројектовању симулатора у датој области [1.1], [1.6], [1.7], [1.10]. Такође се бавио облашћу реверзног инжењерства који се тичу доприноса препознавању семантичке сличности између бинарних програма насталих употребом различитих преводилаца и оптимизационих нивоа, а који потичу од истог изворног кода [1.3], [1.4].

У последњем изборном периоду др Захарије Радивојевић се бави развојем новог језика за опис архитектуре рачунарских система заснованом на функционалној декомпозицији [1.9] чија је примена тренутно верификована за потребе логичког пројектовања информационих система. Такође, његова истраживања покривају различите

аспекте дизајна система аутоматизованог машинског учења, конкретно за потребе детекције аномалија у подацима [1.8].

У бази података SCOPUS кандидат има 26 доступна документа, од којих су 10 радови у часописима са SCI листе, а који су укупно цитирани 155 пута. Према SCOPUS бази кандидат има h индекс 5.

Комисија констатује да је научни рад Захарија Радивојевића, остварен кроз бројне и разматране референце, усмерен на примену метода уже научне области рачунарске технике и информатике у више актуелних области истраживања. Такође, комисија оцењује да је остварио доприносе како у теоријским разматрањима тако и у примењеним методама рачунарске технике и информатике, тако и у успостављању оквира за будућа истраживања у областима пројектовање симулатора, архитектура и организација рачунара, конкурентно и дистрибуирано програмирање, анализу података и реверзно инжењерство.

Ж. Оцена испуњености услова

На основу прегледа и анализе целокупне наставне, научно-истраживачке и професионалне активности Захарија Радивојевића, Комисија оцењује да је кандидат испунио све услове за први избор у звање ванредног професора, дефинисане важећим *Правилником о избору у звања наставника и сарадника Електротехничког факултета Универзитета у Београду*.

Одговарајући подаци дати су у следећој прегледној табели:

Захтевано	Остварено	Коментар
Има научни степен доктора наука - из уже научне области за коју се бира, стечен на акредитованом студијском програму и акредитованој високошколској установи или му је диплома доктора наука стечена у иностранству призната у складу са Законом о високом образовању, - или је код избора у звање дошло до промене уже научне области, докторска дисертација није из уже научне области за коју се кандидат бира, већ из сродне научне области Електротехнике и рачунарства, а из уже научне области за коју се бира, кандидат је том приликом имао у часописима са JCR листе ефективно најмање два пута већи број научних радова од броја дефинисаног за избор у одговарајуће звање, при чему су ти радови претежно из нове научне области.	Да	Из уже научне области за коју се бира. Дисертација одбрањена јуна 2012. године.
Има позитивну оцену способности за педагошки рад на основу студентских анкета.	Да	Просек расположивих оцена са студентских анкета за последњих пет школских година на предметима са више од 10 анкетираних студената су: 2017/18 г. 4,52 2018/19 г. 4,41 2019/20 г. 4,59 2020/21 г. 4,66

		2021/22 г. 4,62 Просечна пондерисана оцена за период 2018-2022. на предметима са више од 10 анкетираних студената је 4,55 .
Има позитивну оцену испуњавања радних обавеза у претходном изборном периоду.	Да	Редовно испуњава своје радне обавезе.
Има просечно ангажовање од најмање три часа активне наставе седмично у претходном изборном периоду.	Да	Више од 10 часова недељно
Има у целом опусу ефективно најмање три научна рада објављена у часописима са <i>JCR</i> листе, од којих ефективно најмање два из уже научне области за коју се бира.	Да	Номинално: 10 (2 M21, 4 M22, 4 M23) Ефективно: $5 \times 2/3 + 3 \times 2/4 + 1 \times 2/5 + 1 \times 2/20 = 5,33$ Сви радови из уже научне области.
У целокупном опусу има најмање један рад из уже научне области за коју се бира, објављен у часопису са <i>JCR</i> листе, на коме је првопотписани аутор.	Да	Номинално: 3 (1 M22, 2 M23)
У периоду од последњег избора у звање ванредног професора има бар један рад објављен у часопису са <i>JCR</i> листе из научне области за коју се бира.	Да	Номинално: 3 (1 M21, 2 M23)
У периоду од последњег избора у звање ванредног професора има бар два рада објављена на међународним или домаћим скуповима.	Да	У периоду 2018-2022: 11 радова на међународним скуповима (M30), 7 радова на домаћим скуповима (M60).
Има најмање пет научних радова у целом опусу објављених на међународним или домаћим научним скуповима.	Да	У периоду 2003-2022: 27 радова на међународ. скуповима (M30), 23 радова на домаћим скуповима (M60).
Рецензирао је радове за научне часописе или конференције, био члан уређивачких одбора домаћих часописа или имао функције у међународним и домаћим научним и струковним организацијама.	Да	Рецензент је међународних часописа: Computer Science and Information Systems / ComSIS (ISSN 1820-0214), Computer Applications in Engineering Education (ISSN 1061-3773), Техника (ISSN 0040-2176). Рецензирао је радове конференција ТЕЛФОР, ЕТРАН, ЕСБС. Члан научног одбора конференције PSSOH, члан програмског одбора

		конференције ЕЦБС 2021.
У целокупном опусу има оригинално стручно остварење (пројекат, студију, патент, оригинални метод и слично), односно руковођење или учешће у научним пројектима.	Да	Руководилац 3 научна пројекта, и учесник већег броја пројеката.
У периоду дефинисаном у члану 24, став 4, имао је ангажовање у настави бар двоструко веће од минималног, или је објавио уџбеник или помоћну наставну литературу, или је био натпросечно ангажован на научноистраживачким или комерцијалним пројектима, или је био ангажован на руководећим функцијама на Факултету.	Да	Више од 10 часова недељно, објавио један уџбеник, в.д. продекан за финансије
У претходном петогодишњем периоду има испуњену најмање по једну одредницу из било која два од услова 1, 2 и 3 („изборни“ услови): - резултати стручно-професионалног рада кандидата, чије су ближе одреднице: - председник или члан уређивачког одбора научног часописа или зборника радова у земљи или иностранству; - председник или члан организационог одбора или учесник на стручним или научним скуповима националног или међународног нивоа; - председник или члан комисија за израду завршних радова на основним, мастер и докторским студијама; - аутор или коаутор елабората или студија; - руководилац или сарадник у реализацији пројеката;	Да	1.2. –члан организационог одбора и учесник на стручним или научним скуповима националног или међународног нивоа, 1.3. – председник или члан комисија за израду завршних радова на основним, мастер и докторским студијама, 1.5. – руководилац или сарадник у реализацији пројеката, 2.1. – в.д. продекан за финансије, члан, заменик председника и председник Комисије за студије II степена, заменик члана Комисије за студије III степена, 2.2. – члан жирија за најбољу технолошку иновацију у Србији. 3.1. – учешће на више

1.6. иноватор, аутор/коаутор прихваћеног патента, техничког унапређења, експертиза, рецензија радова и пројеката; 1.7. носилац лиценце; 2. допринос академској и широј заједници, чије су ближе одреднице: 2.1. председник или члан органа управљања, стручног органа, помоћних стручних органа или комисија на Факултету или Универзитету ; 2.2. члан стручног, законодавног или другог органа и комисија у широј друштвеној заједници; 2.3. руковођење активностима од значаја за развој и углед Факултета, односно Универзитета; 2.4. руковођење или учешће у ваннаставним активностима студената; 2.5. учешће у наставним активностима који не носе ЕСПБ бодове (перманентно образовање, курсеви у организацији професионалних удружења и институција и слично), 2.6. домаће и међународне награде и признања у развоју образовања и науке. 3. сарадња са другим високошколским и научно-истраживачким установама у земљи и иностранству, чије су ближе одреднице: 3.1. учешће у реализацији пројеката, студија и других научних остварења са другим високошколским и/или научноистраживачким институцијама у земљи и иностранству; 3.2. радно ангажовање у настави или комисијама на другим високошколским и/или научноистраживачким институцијама у земљи и иностранству; 3.3. руковођење радом или члан органа		пројеката са другим научно истраживачким институцијама. 3.2. – учешће у комисији за избор на другој високошколских установи. 3.5. – учешће у спровођењу заједничког студијског програма са Факултетом организационих наука
--	--	---

или професионалног удружења или организације националног или међународног нивоа;		
3.4. учешће у програмима размене наставника и студената;		
3.5. учешће у изради и спровођењу заједничких студијских програма;		
3.6. гостовања и предавања по позиву на универзитетима у земљи или иностранству.		

3. Закључак и предлог

На конкурс за избор ванредног професора са пуним радним временом за ужу научну област Рачунарска техника и информатика, два извршиоца, јавила су се два кандидата, др Милош Цветановић, дипломирани инжењер електротехнике и др Захарије Радивојевић, дипломирани инжењер електротехнике. На основу приложене документације, приказане и позитивно оцењене наставне и научно-истраживачке активности, комисија закључује да кандидати др Милош Цветановић и др Захарије Радивојевић испуњавају све законске, формалне и суштинске услове конкурса и аката чије се одредбе примењују приликом избора у звање на Универзитету у Београду – Електротехничком факултету: *Закона о високом образовању, Правилнику о начину и поступку стицања звања и заснивања радног односа наставника Универзитета у Београду, Критеријума за стицање звања наставника на Универзитету у Београду и Правилника о избору у звање наставника и сарадника Електротехничког факултета Универзитета у Београду.*

Комисија предлаже Изборном већу Електротехничког факултета и Већу научних области техничких наука Универзитета у Београду да изабере др Милоша Цветановића и др Захарију Радивојевића у звање ванредног професора са пуним радним временом за ужу научну област Рачунарска техника и информатика.

Београд, 23.09.2022. године

ЧЛАНОВИ КОМИСИЈЕ

др Бошко Николић
редовни професор
Универзитет у Београду – Електротехнички факултет

др Јелица Протић
редовни професор
Универзитет у Београду – Електротехнички факултет

др Душан Старчевић
професор емеритус
Универзитет у Београду – Факултет организационих наука