

Изборном већу Електротехничког факултета у Београду

На 742. седници Изборног већа Електротехничког факултета Универзитета у Београду од 17.01.2012. године именовани смо за чланове Комисије по расписаном конкурс за избор доцента са пуним радним временом за ужу научну област Електроника. Пошто смо прегледали конкурсни материјал, чланови Комисије да Изборном већу поднесемо следећи

Извештај

На расписани конкурс се пријавио само један кандидат, др Јелена Поповић-Божовић, дипл. инж. доцент Електротехничког факултета у Београду.

ПРИМЉЕНО: 07.03.2012			
Орг. јед.	Број	Прилог	Вредност
	291/3		
Поповић-Божовић, дипл. инж. доцент			

1. БИОГРАФСКИ ПОДАЦИ

Др Јелена Поповић-Божовић (девојачко Поповић) је рођена 1966. године у Ваљеву, где је завршила основну и средњу школу. Носилац је диплома „Вук Стефановић Караџић“ и „Михајло Петровић Алас“ за математику и физику. На Електротехнички факултет у Београду, одсек Електроника, уписала се 1985. године. Током студија је била стипендиста Републичке фондације за развој научног и уметничког подмлатка. Дипломирала је 1990. године на смеру Електроника са просечном оценом 9,73 и оценом 10 на дипломском испиту. Проглашена је за најбољег дипломираног студента у зимском семестру 1990/91. школске године. На истом факултету је 1995. године одбранила магистарски рад "Релаксациони осцилатори са струјним преносницима" и докторску дисертацију "Интегрисани CMOS релаксациони осцилатори мале потрошње са струјним процесирањем сигнала" 2000. године.

Запослена је на Електротехничком факултету у Београду на Катедри за Електронику од марта 1991. године, прво као сарадник у лабораторији, од марта 1993. године као асистент приправник, од септембра 1996. године као асистент, а од септембра 2000. године као доцент. Области којима се бави су пројектовање интегрисаних кола и система, електронских кола мале потрошње и релаксационих осцилатора. Рецензент је часописа *IEEE Circuits and Systems I – Fundamental Theory and Applications*, међународних конференција *IEEE International Conference on Computer Design* (члан програмског одбора 2002, 2003. и 2008. године), *MIEL* и *EUROCON 2005*, као и домаћих конференција ЕТРАН и ТЕЛФОР. Члан је професионалних удружења *IEEE* и ЕТРАН.

2. НАУЧНИ РАДОВИ

2.1. Радови објављени у врхунским међународним часописима (M21):

- 2.1.1. D. Grujić, M. Savić, J. Popović Božović, "A Power Efficient Frequency Divider for 60 GHz Band", *IEEE Microwave and Wireless Components Letters*, Vol. 21, No. 3, pp. 148-150, Mar. 2011, ISSN:1531-1309 (IF 1.770 за 2010. годину)
- 2.1.2. J. Popović, A. Pavasović, D. Vasiljević, "Low-Power CMOS Current-Conveyor Relaxation Oscillators", *IEEE Transactions on Ultrasonics Ferroelectrics, and Frequency Control*, Vol. 44, pp. 895-901, July 1997, ISSN: 0885-3010 (IF 1.051 за 1998. годину)
- 2.1.3. J. Popović, A. Pavasović, Z. Živković-Džunja, D. Vasiljević, "CMOS RLC and Crystal Oscillators Based on Current Conveyors", *IEEE Transactions on Ultrasonics Ferroelectrics, and Frequency Control*, Vol. 43, pp. 410-416, May 1996. ISSN: 0885-3010 (IF 1.051 за 1998. годину)

2.2. Радови објављени у међународним часописима без импакт фактора:

- 2.2.1. S. Bojanić, V. Pejović, G. Caffarena, V. Milovanović, C. Carreras, and J. Popović, "User Profiling in FPGA for Intrusion Detection Systems", *Information Assurance and Security Letters*, Vol. 1 (2010) pp. 012-017, ISSN: 2150-7996, Dynamic Publishers Inc, USA

2.3. Радови објављени у зборницима међународних конференција:

- 2.3.1. S. Bojanić, V. Pejović, G. Caffarena, V. Milovanović, C. Carreras, and J. Popović, "Behavioural Biometrics Hardware Based on Bioinformatics Matching", *International Workshop "Computational Intelligence in Security for Information Systems"*, *CISIS'09*, Burgos, Spain, September 2009, Vol. 63/2009, pp. 171-178, ISBN: 978-3-642-04090-0
- 2.3.2. D. Stepanovic, Z. Bankovic, S. Bojanic, Atta Badii, J. Popovic, "Scatter Matrix Approach for Intrusion Detection", *3rd Conferencia Ibérica de Sistemas y Tecnologías de la Información*, Vigo, Spain, June 2008, pp. 1035-1042, ISBN: 978-84-612-4474-4

- 2.3.3. M. Jorgovanović, M. Pajić, G. Kvaščev and J. Popović, "FPGA Design of Arbitrary Down-sampler", *Proc. Intern. Conference on Microelectronics*, Niš, Serbia, May 2008, pp. 391-394, ISBN: 978-1-4244-1881-7
- 2.3.4. V. Pejovic, I. Kovacevic, S. Bojanic, C. Leita, J. Popovic, O. Nieto-Taladriz, "Migrating a Honeypot to Hardware", *International Conference on Emerging Security Information, Systems and Technologies, SECURWARE 2007*, Valencia, Spain, October 2007, pp. 151-155, ISBN: 978-0-7695-2989-9
- 2.3.5. J. Popović, A. Pavasović, "Voltage-Driven Negative Impedance Converter Based on the Modified Fabre-Normand CMOS Current Conveyor", *Proc. Int. Conference on Microelectronics*, 2004, Vol. 2., pp. 543 - 546.
- 2.3.6. J. Popović, A. Pavasović, "Design and Analysis of Relaxation Oscillators Based on Voltage-Driven NICs", *Proc. Int. Conference on Microelectronics*, 2004, Vol. 2., pp. 719 - 722.
- 2.3.7. A. Pavasović, J. Popović, "Small Budget, Project Based, VLSI Design Teaching Method", *Proc. Int. Conference on Microelectronics*, 2004, Vol. 2., pp. 765 - 768.
- 2.3.8. J. Popović, B. Nikolić, K. Current, A. Pavasović, D. Vasiljević, "Low-power CMOS RC Oscillators Based on Current Conveyors", *Proc. of the 22nd Int. Conference on Microelectronics*, Niš, May 2000, pp. 691-694.
- 2.3.9. J. Popović, B. Nikolić, K. Wayne Current, A. Pavasović, D. Vasiljević, "CMOS Implementation of Low-power Oscillators Based on the Modified Fabre-Normand Current Conveyor", *1998 IEEE Int. Conference on Electronics, Circuits and Systems*, Lisbon, Portugal, September 1998, Vol. 2, pp. 2.349-2.352
- 2.3.10. J. Popović, A. Pavasović, D. Vasiljević, "Voltage-Controlled Oscillator based on Current Conveyor", *Proc. Int. Conference on Microelectronics*, 1997, Vol. 2, pp. 755-759.
- 2.3.11. J. Popović, A. Pavasović, D. Vasiljević, "Low-power High bandwidth CMOS Current-Conveyor", *Proc. Int. Conference on Microelectronics*, 1997, Vol. 2, pp. 693-696.
- 2.3.12. J. Popović, A. Pavasović, D. Vasiljević, "Low-Power CMOS Current-Conveyor Relaxation Oscillators", *Proc IEEE Int. Frequency Control Symposium*, Honolulu, Hawaii, June 1996, pp. 681-686.
- 2.3.13. J. Popović, A. Pavasović, Z. Živković-Džunja, D. Vasiljević, "CMOS Crystal Oscillators Based on Current Conveyors", in *Proc. IEEE Int. Frequency Control Symposium*, May 1995, pp. 548-556.

2.4. Радови објављени у зборницима домаћих конференција:

- 2.4.1. N. Miladinović, J. Popović-Božović, "FPGA realizacija sistolične i paralelne arhitekture Mongomeri množača", *Zbornik radova TELFOR*, Beograd, Srbija, novembar 2011
- 2.4.2. S.Brkić, D.El Mezeni, L. Saranovac, J. Popović Božović, "FPGA dizajn kanalizatora spektra na bazi polifazne banke filtara", *Zbornik radova TELFOR*, Beograd, Srbija, novembar 2011
- 2.4.3. D. Grujić, J. Popović, M. Savić, "Baseband PLL frequency synthesizer for LDR UWB transmitter", *Zbornik radova TELFOR*, Beograd, Srbija, novembar 2008, str. 297-299, <http://2008.telfor.rs>
- 2.4.4. D. Tasovac, Đ. Nijemčević, J. Popović, "FPGA implementacija inercijalnog navigacionog sistema", *ETRAN*, Herceg Novi, Crna gora, jun 2007, EK1.3, ISBN 978-86-80509-62-4
- 2.4.5. D. Nijemcevic, D. Grujic, L. Saranovac, J. Popovic, "FPGA implementacija sistema za automatsko upravljanje bespilotnom letelicom", *ETRAN*, Herceg Novi, Crna gora, jun 2007, EK1.4, ISBN 978-86-80509-62-4
- 2.4.6. V. Pejović, S. Bojanić, O. Nieto-Taladriz, J. Popović, "Dynamic Programming as Intrusion Detection Tool Based on FPGA Technological Framework", *Zbornik radova 50. ETRAN*, Beograd, Srbija, jun 2006., Sekcija EL, Sveska I str. 9-10 (**rad po pozivu**), ISBN 86-80509-58-2
- 2.4.7. M. Blagojević, M. Petrović, A. Smiljanić, D. Dramićanin, M. Pavlović, J. Popović, "Hardversko testiranje kontrolera Internet rutera implementiranog u Alterinom FPGA", *Zbornik radova 50. ETRAN*, Beograd, Srbija, jun 2006., Sekcija TE, Sveska II str. 184-187, ISBN 86-80509-58-2
- 2.4.8. J. Popović, A. Pavasović, "Stručni i praktični aspekti razmene studenata u okviru TEMPUS JEP 17028-02 projekta", *Zbornik radova 50. ETRAN*, Beograd, Srbija, jun 2006., Sekcija EL, Sv. I str. 54-57, ISBN 86-80509-58-2
- 2.4.9. J. Popović, A. Pavasović, D. Vasiljević, "Analiza rada relaksacionih oscilatora u faznom prostoru", *Zbornik radova ETRAN*, 2003.
- 2.4.10. J. Popović, A. Pavasović, D. Vasiljević, "Translinearni CMOS strujni prenosnik u potpraznom režimu rada", *Zbornik radova ETRAN*, 1997.
- 2.4.11. A. Pavasović, J. Popović, D. Vasiljević, "Izmenjeni BSIM MOSFET model koji poboljšava konvergenciju simulacije", *Zbornik radova ETRAN*, 1996.
- 2.4.12. J. Popović, D. Vasiljević, A. Pavasović, "Prednosti potpraznog rada CMOS kola na primeru RC oscilatora", *Zbornik radova ETRAN*, 1996.
- 2.4.13. J. Popović, A. Pavasović, "Integrisana CMOS implementacija relaksacionih oscilatora sa Fabri-Normandovim kolom", *Informacione tehnologije*, Žabljak 1996.
- 2.4.14. J. Popović, A. Pavasović, "Realizacija RLC i kristalnih oscilatora sa strujnim prenosnicima u CMOS tehnologiji", *Zbornik radova ETRAN 1995*.
- 2.4.15. A. Pavasović, J. Popović, D. Vasiljević, "Analiza rada RLC oscilatora sa strujnim prenosnicima", *Zbornik radova ETRAN 1995*.
- 2.4.16. J. Popović, A. Pavasović, V. Stojanović, "Problem izbora programabilnih logičkih komponenata prikazan na primeru familija Xilinx i Altera", *Zbornik radova ETAN 1992*.

2.5 Остали радови

- 2.5.1. J. Popović, A. Pavasović, M. Popović, "Some Ideas on Reforming Electronic Engineering Studies at the University of Belgrade", Colloquium on Higher Education of Electronics in Serbia, May 17, 2004, Niš

2.6 Предавања по позиву

- 2.6.1 "Low-power CMOS Relaxation Oscillators Based on Current Conveyors", University of California at Davis, Jun 1996.

2.7 Цитираност

Изузимајући самоцитате, према изворима *Scopus* и *Google Scholar Citations*, цитирани су радови: рад 2.1.3 - 1 цитат; рад 2.1.2 - 3 цитата; рад 2.3.11 - 5 цитата; рад 2.3.5 - 2 цитата; рад 2.3.8 - 2 цитата; рад 2.3.10 - 3 цитата; рад 2.3.4 - 4 цитата; рад 2.3.7 - 1 цитат; рад 2.3.13 - 1 цитат.

3. НАСТАВНА ДЕЛАТНОСТ

3.1. Предавања и вежбе

До избора у звање доцента др Јелена Поповић-Божовић је учествовала у извођењу наставе из предмета Линеарна електроника, Пројектовање интегрисаних кола, Пројектовање микроелектронских кола, Аналогна интегрисана кола, Електроника и Пројектовање дигиталних система на Електротехничком факултету у Београду и предмета Линеарна електроника на ВТВА Жарково, као и у извођењу лабораторијских вежби из скоро свих предмета Катедре за Електронику.

Од избора у звање доцента учествује у извођењу наставе Пројектовања интегрисаних кола (2003) и Пројектовања дигиталних система (2002) и предаје Електронику (2000-03), Линеарну електронику (2002-04), Елементе електронике (2004), Пројектовање интегрисаних кола 2 (2001-06), Увод у пројектовање ВЛСИ система (од 2006), Дигитални ВЛСИ системи (2006) и Увод у пројектовање интегрисаних кола (од 2007), Пројектовање ВЛСИ система (од 2002) на последипломским студијама, Дигиталне ВЛСИ системе (од 2011) на мастер студијама и Пројектовање интегрисаних кола и система (од 2008) на докторским студијама.

На њену иницијативу је формирано неколико нових изборних предмета из области пројектовања интегрисаних кола и ВЛСИ система који се држе сваке школске године.

3.2. Менторство и учешће у комисијама

Била је ментор 35 дипломских радова (по петогодишњем програму студија), неколико мастер радова и десетак завршних радова на основним студијама (по новом програму). Учествовала је у неколико комисија за одбрану мастер и магистарских радова и једној комисији за одбрану доктората.

3.3. Уџбеници и скрипте

- 3.1. J. Popovic, Z. Aleksic: "Linearna elektronika – zbirka rešenih problema", Autorsko izdanje, Beograd 2004. (ISBN 86-905707-0-5)
- 3.2. Beleške za predavanja iz predmeta Uvod u projektovanje integrisanih kola u elektronskoj formi (http://tnt.etf.rs/~oe3upk/Materijal%20za%20predavanja/index_Materijal_za_predavanja.html)
- 3.3. Beleške za predavanja iz predmeta Uvod u projektovanje VLSI sistema u elektronskoj formi (<http://tnt.etf.rs/~oe4upv/pred.htm>)

3.4. Остале активности везане за наставу

Др Јелена Поповић-Божовић је била један од иницијатора и учесник у формирању лабораторије за пројектовање интегрисаних кола. Комплетна опрема и софтвер који су инсталирани у тој лабораторији су добијени у оквиру неколико донација и пројеката којима је руководила (*Sun's Academic Equipment Grant program* EDUD 7832-030140-YUG, TEMPUS JEP 17028-02, донације од *Xilinx Inc*, USA, *Verisity Ltd*, *MicroMagic Inc*, USA) или учесник (донација у софтверу од *MicroMagicInc*, USA). Поред тога, опремљено је 18 радних места за лабораторијске вежбе из осталих предмета Катедре за електронику у оквиру Tempus пројекта чији је др Јелена Поповић-Божовић била координатор.

4. ПРОЈЕКТИ И СТУДИЈЕ

4.1. Руковођење:

- 4.1.1. "Electronic Engineering Curriculum Restructuring", Tempus program, 2003-2006.
- 4.1.2. "IC Design Lab", Sun's Academic Equipment Grant program EDUD 7832-030140-YUG, 2003.

4.2. Учесће на пројектима:

- 4.2.1. "Атенски позиционер", Ваздухопловнотехнички институт, Београд, 1990-1991.год.
- 4.2.2. "Освајање технологије пројектовања PL и FC VLSI чипова и њихова примена у CNC и PLC

рачунарима, графичким системима и системима у моторним возилима", Министарство за науку и технологију Србије, 1991. год.

- 4.2.3. "Компјутерска линија за аутоматску калибрацију температурно компензованих кристалних осцилатора", Министарство за науку и технологију Србије, 1996. године
- 4.2.4. "Развој система енергетске електронике", Министарство за науку и технологију Србије, 1997. године
- 4.2.5. "Оптимално планирање развоја и експлоатације ЕЕС", Министарство за науку и технологију Србије, 1998-2000. год.
- 4.2.6. "Развој трофазних исправљача са високим фактором снаге", Министарство за науку и технологију Србије, 2002-04. год.
- 4.2.7. "Имплементација контролера Интернет рутера", Министарство за науку и технологију Србије, 2006. год.
- 4.2.8. "Развој Етернета преко СДХ", Министарство за науку и технологију Србије, 2006. год.
- 4.2.9. "Напредне технике ефикасног коришћења спектра у бежичним системима", Министарство за науку и технологију Србије (ТР 32028), 2011-2014. год.
- 4.2.10. "Развој сервиса и безбедности Интернет рутера високог капацитета", Министарство за науку и технологију Србије, 2011-2014. год. (два истр. месеца по години)

5. ОСТАЛЕ АКТИВНОСТИ

Секретар Катедре за Електронику 1993-95. године.

Члан комисије за постдипломске студије од 2004-09. године

Закључак и предлог

Из изложеног се види да је др Јелена Поповић-Божовић у периоду од дипломирања до данас имала значајне научне и стручне резултате. Има преко тридесет научних радова, од којих су три рада у међународним часописима са „ISI impact factor“ листе. Бави се актуелним нерешеним проблемима од теоријског и практичног значаја у области пројектовања интегрисаних кола и VLSI система, електронских кола мале потрошње и релаксационих осцилатора и представља једног од ретких стручњака у земљи у овим областима.

Изводила је наставу из великог броја предмета на Електротехничком факултету као и на Ваздухопловно-техничкој војној академији у Жаркову. Написала је један уџбеник, а за све предмете на којима држи наставу је припремила у електронској форми потпуне материјале за припрему испита који се редовно ажурирају.

Руководила је изработом више од 50 дипломских, завршних и мастер радова.

Учествовала је у већем броју пројеката Министарства за науку и технологију Србије и других наручилаца, а била је руководиоца два међународна пројекта везана за развој наставе. Посебно треба истаћи њено руковођење пројектом TEMPUS JEP 17028-02 под називом "Electronic Engineering Curriculum Restructuring", који је омогућио осавремењавање наставе из свих предмета Катедре за електронику, као и савремену лабораторију у којој се обављају вежбе за све студенте факултета.

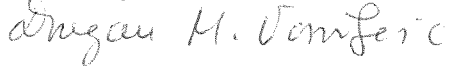
Комисија констатује да др Јелена Поповић-Божовић има научне, стручне, а посебно наставне резултате, па стога са задовољством предлаже Изборном већу Електротехничког факултета у Београду да др Јелену Поповић-Божовић, доцента Електротехничког факултета у Београду, изабере у звање доцента са пуним радним временом са ужу област електроника, за које звање је конкурс и расписан. Истовремено Комисија очекује да ће веома ускоро бити могуће унапређење кандидата у звање ванредног професора, које др Јелена Поповић-Божовић суштински заслужује.

У Београду, 22.02.2012. год.

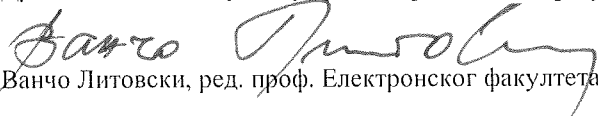
Чланови Комисије:



Др Александра Павасовић, ванр. проф. Електротехнички факултет, Београд



Др Драган Васиљевић, ред. проф. Електротехнички факултет, Београд



Др Ванчо Литовски, ред. проф. Електронског факултета, Ниш